

Title (en)  
DEVICE FOR RECEIVING AND EVALUATING OPTICAL SIGNALS.

Title (de)  
VORRICHTUNG ZUM EMPFANGEN UND AUSWERTEN VON OPTISCHEN SIGNALEN.

Title (fr)  
DISPOSITIF POUR LA RECEPTION ET L'EVALUATION DE SIGNAUX OPTIQUES.

Publication  
**EP 0507899 A1 19921014 (DE)**

Application  
**EP 91916303 A 19910925**

Priority  
CH 347190 A 19901101

Abstract (en)  
[origin: WO9208207A1] The device comprises a sensor (5, 7) to convert the optical signals into electrical ones, a receiver section to process the electrical signals into data and a computer to process the data into usable information. The sensor (5, 7) is at or near a wall (2) of a housing (1) of the computer. The sensor (5) can be arranged on or near a wall (6, 8) of a receiver section incorporated into the housing (1) of the computer. The housing of the receiver section may take the form of a standard-format unit of a diskette drive (4). In the housing (1) of the computer is fitted a position for a diskette drive and a front plate (8) which is incorporated in turn into a wall (2) of the computer housing if the housing of the receiver section is fitted on the computer. Here the sensor (7) is arranged on or near the front plate (8) of the receiver section.

Abstract (fr)  
Le dispositif comprend un capteur (5, 7) pour la conversion des signaux optiques en signaux électriques, une partie réceptrice pour la transformation des signaux électriques en données et un ordinateur pour la transformation des données en informations utilisables. Le capteur (5, 7) est disposé sur une paroi (2) d'un boîtier (1) de l'ordinateur ou à proximité de cette paroi. La partie réceptrice est intégrée à l'ordinateur. Le capteur (5) peut être disposé sur une paroi (6, 8) d'une partie réceptrice intégrée au boîtier (1) de l'ordinateur, ou à proximité. Le boîtier de la partie réceptrice peut être réalisé sous la forme d'une unité au format standard d'une unité de disquettes (4). Il est alors monté dans le boîtier (1) de l'ordinateur à un emplacement prévu pour une unité de disquettes et équipé d'une plaque avant (8) qui est intégrée dans une paroi (2) du boîtier de l'ordinateur lorsque le boîtier de la partie réceptrice est monté sur l'ordinateur. Le capteur (7) est alors disposé sur la plaque avant (8) de la partie réceptrice ou à proximité de cette plaque.

IPC 1-7  
**G06F 1/16; G06K 11/18**

IPC 8 full level  
**G06F 3/00** (2006.01); **A61B 5/00** (2006.01); **G06F 1/18** (2006.01); **G06F 3/023** (2006.01)

CPC (source: EP KR)  
**A61B 5/0017** (2013.01 - EP); **G06F 1/16** (2013.01 - KR); **G06F 1/18** (2013.01 - EP); **G06F 3/0231** (2013.01 - EP)

Citation (search report)  
See references of WO 9208207A1

Designated contracting state (EPC)  
AT BE CH DE DK ES FR GB GR IT LI LU NL SE

DOCDB simple family (publication)  
**WO 9208207 A1 19920514**; AU 648824 B2 19940505; AU 8525391 A 19920526; BR 9106200 A 19930323; CA 2072877 A1 19920502; CN 1025380 C 19940706; CN 1061099 A 19920513; EP 0507899 A1 19921014; JP H06342328 A 19941213; KR 920704238 A 19921219; MX 9101655 A 19920708

DOCDB simple family (application)  
**CH 9100203 W 19910925**; AU 8525391 A 19910925; BR 9106200 A 19910925; CA 2072877 A 19910925; CN 91108084 A 19911023; EP 91916303 A 19910925; JP 29479091 A 19911016; KR 920701573 A 19920701; MX 9101655 A 19911018