

Title (en)

UNBIASED BIT DISPOSAL APPARATUS AND METHOD.

Title (de)

GERÄT UND VERFAHREN ZUM ABWEICHUNGSLOSEN WEGWERFEN VON BITS.

Title (fr)

APPAREIL ET PROCEDE D'ELIMINATION DE BITS NON POLARISEE.

Publication

EP 0511971 A1 19921111 (EN)

Application

EP 91901523 A 19901109

Priority

US 9006594 W 19901109

Abstract (en)

[origin: WO9209032A1] A bit disposal apparatus includes a register (16) which is divided at a truncation point (14) into a left register segment (18) and a right register segment (28), wherein bits to be disposed of are contained in the right register segment (28). A decision mechanism (20) initially examines the bits in the right register segment (28) and transmit a "1" signal, if and only if any of the bits in the right register segment (28) is a "1", into the least significant bit location (26a) of a result register (26).

Abstract (fr)

Appareil servant à éliminer des bits et comprenant un registre (16) qui est divisé à un point de troncature (14) en un segment de registre gauche (18) et un segment de registre droit (28). Un mécanisme de décision (20) examine tout d'abord les bits dans le segment de registre droit (28) et n'envoie un signal "1" que si un des bits du segment de registre droit (28) est un "1", dans l'emplacement du bit le moins significatif (26a) d'un registre de résultats (26).

IPC 1-7

G06F 7/38

IPC 8 full level

G06F 7/38 (2006.01); **G06F 5/01** (2006.01); **G06F 7/48** (2006.01)

CPC (source: EP)

G06F 5/01 (2013.01); **G06F 7/48** (2013.01); **G06F 7/49963** (2013.01)

Designated contracting state (EPC)

AT BE CH DE DK ES FR GB GR IT LI LU NL SE

DOCDB simple family (publication)

WO 9209032 A1 19920529; EP 0511971 A1 19921111; EP 0511971 A4 19930811; JP H05503178 A 19930527

DOCDB simple family (application)

US 9006594 W 19901109; EP 91901523 A 19901109; JP 50192291 A 19901109