

Title (en)  
DATA STORAGE SUBSYSTEM.

Title (de)  
DATENSPEICHERUNTERSYSTEM.

Title (fr)  
SOUS-SYSTEME DE STOCKAGE DE DONNEES.

Publication  
**EP 0524945 A1 19930203 (EN)**

Application  
**EP 91904942 A 19910219**

Priority  
GB 9100254 W 19910219

Abstract (en)  
[origin: WO9215058A1] A high performance data storage subsystem is described which is suitable for connection to a data processing system. The main functional units of the subsystem are (i) host adapter, (ii) device controller and (iii) direct access storage device (DASD). The functional units are interconnected by dedicated, point to point, full duplex serial links over which commands and data are transmitted in the form of packets. The serial links also support packet multiplexing which allows commands transmitted over the serial link to be multiplexed with read or write data being transferred from and to the devices. A basic configuration of the subsystem comprises an adapter connected via a serial link to a controller which is in turn connected by four serial links to four DASDs. However the subsystem architecture described allows each adapter to be connected to up to four controllers, thus allowing a maximum of sixteen devices to be attached to one adapter.

Abstract (fr)  
On décrit un sous-système de stockage de données à hautes performances pouvant être relié à un système de traitement de données. Les unités fonctionnelles principales du sous-système sont (i) un adaptateur central, (ii) une unité de contrôle et (iii) une mémoire à accès direct (DSAD). Les unités fonctionnelles sont interconnectées par des liaisons bidirectionnelles sérieelles point à point spécialisées transmettant les instructions et les données sous forme de paquets. Les liaisons sérieelles assurent également le multiplexage des paquets, ce qui permet aux instructions transmises par la liaison sérieelle d'être multiplexées tandis que les données de contrôle ou d'écriture sont transférées entre les unités. Une configuration de base du sous-système comprend un adaptateur relié par une liaison sérieelle à une unité de contrôle, reliée à son tour par quatre liaisons sérieelles à quatre mémoires à accès direct. Cependant, l'architecture du sous-système décrit permet de connecter chaque adaptateur à quatre unités de contrôle au maximum, autorisant ainsi le rattachement d'un maximum de seize unités à un adaptateur.

IPC 1-7  
**G06F 3/06; G06F 13/12**

IPC 8 full level  
**G06F 3/06** (2006.01); **G06F 13/10** (2006.01); **G06F 13/12** (2006.01)

CPC (source: EP)  
**G06F 3/0601** (2013.01); **G06F 13/124** (2013.01); **G06F 3/0673** (2013.01)

Citation (search report)  
See references of WO 9215058A1

Designated contracting state (EPC)  
DE FR GB

DOCDB simple family (publication)  
**WO 9215058 A1 19920903**; EP 0524945 A1 19930203; JP H05502316 A 19930422; JP H0743687 B2 19950515

DOCDB simple family (application)  
**GB 9100254 W 19910219**; EP 91904942 A 19910219; JP 50461291 A 19910219