

Title (en)

RISC MICROPROCESSOR ARCHITECTURE WITH ISOLATED ARCHITECTURAL DEPENDENCIES.

Title (de)

RISC MIKROPROZESSORARCHITEKTUR MIT ISOLIERTE ARCHITEKTONISCHE ABHÄNGIGKEITEN.

Title (fr)

ARCHITECTURE RISC DE MICROPROCESSEUR AVEC DEPENDANCES ARCHITECTURALES ISOLEES.

Publication

EP 0547248 A1 19930623 (EN)

Application

EP 92914445 A 19920707

Priority

US 72674491 A 19910708

Abstract (en)

[origin: WO9301563A1] A microprocessor design technique whereby the major functional modules of a microprocessor architecture are divided into front end and back end portions. The back end portion, which interfaces between the front end portion and memory, is common to two or more microprocessor designs, and the front end portion, which includes all instruction interpretation and execution facilities, is different for the different microprocessors.

Abstract (fr)

Technique de conception de microprocesseur selon laquelle les principaux modules fonctionnels d'une architecture de microprocesseur sont divisés en une partie d'extrémité avant et une partie d'extrémité arrière. La partie d'extrémité arrière, qui assure l'interface entre la partie d'extrémité avant et la mémoire, est commune à deux ou plusieurs conceptions de microprocesseur, et la partie d'extrémité avant, qui comprend tous les moyens d'interprétation et d'exécution des instructions, est différente pour chacun des différents microprocesseurs.

IPC 1-7

G06F 15/78

IPC 8 full level

G06F 9/30 (2006.01); **G06F 9/312** (2006.01); **G06F 9/38** (2006.01); **G06F 12/08** (2006.01); **G06F 15/78** (2006.01)

CPC (source: EP KR US)

G06F 9/30029 (2013.01 - EP); **G06F 9/30043** (2013.01 - EP); **G06F 9/30101** (2013.01 - EP); **G06F 9/30112** (2013.01 - EP); **G06F 9/30116** (2013.01 - EP); **G06F 9/30123** (2013.01 - EP); **G06F 9/3013** (2013.01 - EP); **G06F 9/327** (2013.01 - EP); **G06F 9/38** (2013.01 - EP KR US); **G06F 9/3802** (2013.01 - EP); **G06F 9/3814** (2013.01 - EP); **G06F 9/3854** (2023.08 - EP KR US); **G06F 15/78** (2013.01 - KR); **G06F 15/7842** (2013.01 - EP)

Designated contracting state (EPC)

AT BE CH DE DK ES FR GB GR IT LI LU MC NL SE

DOCDB simple family (publication)

WO 9301563 A1 19930121; EP 0547248 A1 19930623; JP 3876443 B2 20070131; JP H06502034 A 19940303; KR 930702726 A 19930909

DOCDB simple family (application)

JP 9200870 W 19920707; EP 92914445 A 19920707; JP 50215293 A 19920707; KR 930700690 A 19930306