

Title (en)  
HIGH SPEED COLOR DISPLAY PROJECTION SYSTEM AND METHOD OF USING SAME.

Title (de)  
HOCHGESCHWINDIGKEITSFARBPROJEKTIONSVORRICHTUNG UND VERFAHREN ZU DEREN VERWENDUNG.

Title (fr)  
SYSTEME DE PROJECTION A AFFICHAGE COULEUR RAPIDE ET SON PROCEDE D'UTILISATION.

Publication  
**EP 0549717 A1 19930707 (EN)**

Application  
**EP 91918571 A 19910918**

Priority  
• US 58650690 A 19900921  
• US 61617890 A 19901119  
• US 69053191 A 19910423

Abstract (en)  
[origin: WO9205537A1] A high speed color display system (10) including a modulation circuit (11) electrically coupled between a high speed display device (16), such as an active matrix liquid crystal display panel, and a video output signal source (26, 14A) such as a video output card of a personal computer. The modulation circuit (11) including both a scaling circuit (35A) for eliminating or substantially reducing contouring caused by quantizing errors associated with approximations of digital pictures and a duty cycle scaling circuit (42A) for eliminating or substantially reducing repetitive beats in a displayed image. The display panel (16) is adapted for positioning on a conventional photographic projector for displaying large video images. Such a system (10) is modular and employs relatively inexpensive subassembly units such as a user selected television signal generating type device, such as a video cassette recorder (20), and a high speed display device, such as an active matrix display panel (16) adapted for positioning on a projector.

Abstract (fr)  
Système de projection (10) en couleur rapide comprenant un circuit de modulation (11) couplé électriquement entre un dispositif d'affichage rapide (16) tel qu'un panneau d'affichage à cristaux liquides à matrice active, et une source de signaux de sortie vidéo (26, 14A) telle qu'une carte de sortie vidéo d'un ordinateur personnel. Le circuit de modulation (11) comprend à la fois un circuit de mise à l'échelle (35A) destiné à éliminer ou à réduire sensiblement l'information de contour provoquée par des erreurs de quantification associée à des approximations d'images numériques ainsi qu'un circuit de mise à l'échelle à cycle de service (42A) destiné à éliminer ou à réduire sensiblement les interférences répétitives se produisant dans une image affichée. Le panneau d'affichage (16) est adapté pour être positionné sur un projecteur photographique classique utilisé dans l'affichage d'images vidéo de grandes dimensions. Ledit système (10) est modulaire et il utilise des unités en sous-ensembles relativement bon marché telles qu'un dispositif du type produisant un signal de télévision sélectionné par l'utilisateur, un magnétoscope (20), avec un dispositif d'affichage rapide, tel qu'un panneau d'affichage (16) à matrice active adaptée pour se positionner sur un projecteur.

IPC 1-7  
**G09G 5/04**

IPC 8 full level  
**G09G 5/00** (2006.01); **G09G 5/02** (2006.01); **G09G 5/04** (2006.01); **H04N 5/66** (2006.01)

CPC (source: EP)  
**G09G 5/02** (2013.01); **G09G 2300/023** (2013.01); **G09G 2320/0247** (2013.01); **G09G 2320/0276** (2013.01)

Designated contracting state (EPC)  
AT BE CH DE DK ES FR GB IT LI LU NL SE

DOCDB simple family (publication)  
**WO 9205537 A1 19920402**; AU 8758891 A 19920415; EP 0549717 A1 19930707; EP 0549717 A4 19950118; JP H06501322 A 19940210

DOCDB simple family (application)  
**US 9106761 W 19910918**; AU 8758891 A 19910918; EP 91918571 A 19910918; JP 51788891 A 19910918