

Title (en)

METHOD FOR DISTRIBUTING THE MEMORY OF AN INTEGRATED CIRCUIT AMONG A PLURALITY OF APPLICATIONS.

Title (de)

VERFAHREN ZUR AUFTEILUNG DES SPEICHERS EINES INTEGRIERTEN SCHALTUNG FÜR MEHRERE ANWENDUNGEN.

Title (fr)

PROCEDE POUR REPARTIR LA MEMOIRE D'UN CIRCUIT INTEGRE ENTRE PLUSIEURS APPLICATIONS.

Publication

**EP 0553163 A1 19930804 (FR)**

Application

**EP 91917979 A 19911008**

Priority

FR 9012439 A 19901009

Abstract (en)

[origin: WO9206451A1] The invention relates to methods for implanting a plurality of different applications in the integrated circuit of a microchip card. It consists in the use of an access code comprising a secret code (202) and a code (201) defining an area number in the memory (103). Each area corresponds to an application. The code defining the area number allows access to the corresponding area and therefore to the application, and the secret code then allows said application to be started. The invention provides for the fabrication of microchip cards which may be used by different persons for different applications.

Abstract (fr)

L'invention concerne les procédés permettant d'implanter plusieurs applications distinctes dans le circuit intégré d'une carte à puce. Elle consiste à utiliser un code d'accès comprenant un code secret (202) et un code (201) définissant un numéro de zone dans la mémoire (103). Chaque zone correspond à une application. Le code définissant le numéro de zone permet d'accéder à la zone correspondante et donc à l'application, et le code secret permet ensuite le démarrage de cette application. Elle permet de réaliser des cartes à puce pouvant être utilisées par des personnes différentes pour des applications distinctes.

IPC 1-7

**G06K 19/06**; **G07F 7/10**

IPC 8 full level

**G06F 12/14** (2006.01); **G06F 21/62** (2013.01); **G06K 19/073** (2006.01); **G07F 7/10** (2006.01)

CPC (source: EP)

**G06Q 20/341** (2013.01); **G06Q 20/35765** (2013.01); **G07F 7/1008** (2013.01)

Citation (search report)

See references of WO 9206451A1

Designated contracting state (EPC)

DE ES GB IT

DOCDB simple family (publication)

**WO 9206451 A1 19920416**; CA 2093524 A1 19920410; EP 0553163 A1 19930804; FR 2667714 A1 19920410; FR 2667714 B1 19950127; JP H06502032 A 19940303

DOCDB simple family (application)

**FR 9100786 W 19911008**; CA 2093524 A 19911008; EP 91917979 A 19911008; FR 9012439 A 19901009; JP 51644391 A 19911008