

Title (en)

"VAN" SYSTEM WITH ADDITIONAL ACCESS PROTOCOL FOR OPEN CIRCUIT CONDITIONS.

Title (de)

"VAN"-SYSTEM MIT ZUSÄTZLICHEM ZUGRIFFSPROTOKOLL BEI LEITUNGSUNTERBRECHUNGEN.

Title (fr)

SYSTEME "VAN" AVEC PROTOCOL D'ACCES ADITIONNEL POUR CONDITIONS DE COUPURE DE LIGNE.

Publication

**EP 0595985 A1 19940511 (EN)**

Application

**EP 92916429 A 19920723**

Priority

- EP 9201685 W 19920723
- FR 9109273 A 19910723

Abstract (en)

[origin: FR2679723A1] A frame sender-receiver module (1) comprises a line sender (5) and a receiver with three comparators (RO, ERRI, ERR2) connected on the bus (DATA, D &cir& NOT A &cir& NOT T &cir& NOT A &cir& NOT ), simultaneous take-over of this bus by several such modules being prohibited by a bit-by-bit arbitration procedure. According to the invention, the appearance of a possible open circuit on one of the lines of the bus is monitored and then the arbitration procedure is complemented by a procedure, which is at least partially random, for attributing sending-time windows which are particular to each module, after each of the signal frames successively sent on the bus, as long as the latter is affected by an open circuit. Application to a local communications network for a motor vehicle.

Abstract (fr)

Module (1) émetteur-récepteur de blocs, comportant un émetteur de ligne (5) et un récepteur doté de trois comparateurs (RO, ERR1, ERR2) raccordés sur le bus (DATA, D(Booleen not)A(Booleen not)T(Booleen not)A(Booleen not)), la relève simultanée de ce bus par plusieurs de ces modules étant empêchée par une procédure d'arbitrage bit par bit. L'apparition d'un éventuel circuit ouvert sur l'une des lignes du bus est contrôlée, puis la procédure d'arbitrage est complétée par une procédure au moins partiellement aléatoire d'attribution de fenêtres de temps d'émission associées à des modules respectifs, après chacun des blocs de signaux émis l'un après l'autre sur le bus, et à condition que ce dernier subisse l'influence d'un circuit ouvert. Application: réseau local de communication pour véhicule automobile.

IPC 1-7

**H04L 25/08**; H04L 12/40; B60R 16/02

IPC 8 full level

**B60R 16/02** (2006.01); **B60R 16/023** (2006.01); **H04L 12/26** (2006.01); **H04L 12/413** (2006.01); **H04L 25/02** (2006.01); **H04L 25/08** (2006.01); **B60R 16/03** (2006.01)

CPC (source: EP KR)

**H04L 12/08** (2013.01 - KR); **H04L 12/4135** (2013.01 - EP); **H04L 25/08** (2013.01 - EP); **B60R 16/0315** (2013.01 - EP)

Citation (search report)

See references of WO 9302517A1

Designated contracting state (EPC)

DE ES GB IT

DOCDB simple family (publication)

**FR 2679723 A1 19930129**; **FR 2679723 B1 19941230**; EP 0595985 A1 19940511; JP H07500227 A 19950105; KR 940701617 A 19940528; WO 9302517 A1 19930204

DOCDB simple family (application)

**FR 9109273 A 19910723**; EP 9201685 W 19920723; EP 92916429 A 19920723; JP 50173293 A 19920723; KR 930704011 A 19931224