

Title (en)
CHANNEL RECOGNITION PROCESS.

Title (de)
VERFAHREN ZUR ERKENNUNG EINES KANALS.

Title (fr)
PROCEDE DE RECONNAISSANCE D'UN CANAL.

Publication
EP 0596086 A1 19940511 (DE)

Application
EP 93911724 A 19930518

Priority
• CH 163492 A 19920521
• CH 9300126 W 19930518

Abstract (en)
[origin: WO9323953A1] In a process for recognising a channel to which a video signal receiver (1, 10), which can be freely adjusted to several channels, is set, the selectable channels are set in succession by a reference tuner (20) and the corresponding video signals are found using a demodulator (21). At least one reference signal component is extracted from each video signal. A line or image frame synchronisation signal or its phase and possibly its frequency is eminently suitable as a reference signal component. A measuring signal component is tapped, e.g. by means of inductive sensors (34, 35) or extracted from a composite signal output (17 to 12). According to the invention, all selectable reference signal components are temporarily stored in a memory (23) and renewed cyclically and repetitively. In order to identify the corresponding channel, the measuring signal components are compared with all temporarily stored reference signal components. The comparison is made using a correlator (31). The image signals are correlated in the event of the correspondence between the measuring signal component and several reference signal components. Because of the temporary storage and continuous updating, the process can be very rapidly and flexibly used.

Abstract (fr)
Dans un procédé pour la reconnaissance d'un canal sur lequel est réglé un récepteur de signaux vidéo (1, 10) pouvant être réglé sur plusieurs canaux pouvant être choisis librement, on règle successivement les canaux à choisir au moyen d'un dispositif d'accord de référence (20) et les signaux vidéo correspondants sont trouvés au moyen d'un démodulateur (21). De chaque signal vidéo on extrait au moins une composante de signal de référence. Comme composante de signal de référence, un signal de synchronisation de ligne ou de trame, ou sa phase et le cas échéant sa fréquence conviennent particulièrement. Une composante de signal de mesure est prélevée (35, 35) par exemple au moyen de capteurs inductifs, ou extraite d'une sortie de signal composé (17 ou 12). Selon l'invention, toutes les composantes de signal de référence pouvant être choisies sont temporairement stockées dans une mémoire (23) et renouvelées cycliquement et répétitivement. La composante de signal de mesure est comparée à toutes les composantes de signal de référence mémorisées temporairement, aux fins d'identification du canal correspondant. La comparaison est exécutée au moyen d'un corrélateur (31). En cas de concordance fortuite de la composante de signal de mesure avec plusieurs composantes de signal de référence sélectionnées, on effectue une corrélation (31) des signaux d'image. Du fait de la mémorisation temporaire et de la mise à jour continue, le procédé est d'une mise en oeuvre très rapide et très souple.

IPC 1-7
H04N 5/50

IPC 8 full level
H03J 1/00 (2006.01); **H04N 5/50** (2006.01)

CPC (source: EP)
H03J 1/0058 (2013.01); **H04N 5/50** (2013.01)

Citation (search report)
See references of WO 9323953A1

Cited by
US7651968B2

Designated contracting state (EPC)
AT BE DE ES FR GB IT NL SE

DOCDB simple family (publication)
WO 9323953 A1 19931125; EP 0596086 A1 19940511; JP H06508738 A 19940929

DOCDB simple family (application)
CH 9300126 W 19930518; EP 93911724 A 19930518; JP 51974793 A 19930518