

Title (en)
Multiplexed matrix display screen and control method therefore.

Title (de)
Multiplexbetriebener Matrixbildschirm und Steuerverfahren dafür.

Title (fr)
Ecran d'affichage matriciel du type multiplexé et son procédé de commande.

Publication
EP 0597772 A1 19940518 (FR)

Application
EP 93402744 A 19931109

Priority
FR 9213661 A 19921113

Abstract (en)
The screen includes n line electrodes (10) and m intersecting column electrodes (8), n control circuits (26i) for successively driving the n line electrodes, with n and m integers ≥ 2 , the control circuit of the line electrode Li, with i an integer such that $1 \leq i \leq n$, including means for applying a selection potential (VLs) to the line electrode Li for a first selection time, then a discharge potential (Vd) for at least a part of a second time for selection of at least one other line electrode (Li+1) and to set the line electrode Li to high impedance outside the first selection time and the said part of the second selection time, control circuits (24) for simultaneously applying potentials appropriate for display of information on the line Li simultaneously on the m column electrodes during the first selection time. <IMAGE>

Abstract (fr)
Cet écran comporte n électrodes lignes (10) et m électrodes colonnes (8) croisées, n circuits de commande (26i) pour commander successivement les n électrodes lignes, avec n et m entiers ≥ 2 , le circuit de commande de l'électrode ligne Li, avec i entier tel que $1 \leq i \leq n$, comportant des moyens pour appliquer sur l'électrode ligne Li un potentiel de sélection (VLs) pendant un premier temps de sélection puis un potentiel de décharge (Vd) pendant au moins une partie d'un second temps de sélection d'au moins une autre électrode ligne (Li+1) et pour mettre en haute impédance l'électrode ligne Li en dehors du premier temps de sélection et de ladite partie du second temps de sélection, des circuits de commande (24) pour appliquer simultanément sur les m électrodes colonnes pendant le premier temps de sélection des potentiels appropriés à l'affichage des informations sur la ligne Li. <IMAGE>

IPC 1-7
G09G 3/22; G09G 1/20; G09G 3/30

IPC 8 full level
G09G 3/20 (2006.01); **G09G 3/22** (2006.01); **G09G 3/30** (2006.01)

CPC (source: EP US)
G09G 3/22 (2013.01 - EP US); **G09G 3/30** (2013.01 - EP US); **G09G 2310/0267** (2013.01 - EP US)

Citation (search report)

- [A] EP 0249954 A2 19871223 - FUJITSU LTD [JP]
- [A] EP 0197742 A2 19861015 - INT STANDARD ELECTRIC CORP [US]
- [DA] T.LEROUX ET AL.: "Microtips Display Addressing", SID INTERNATIONAL SYMPOSIUM 1991 - DIGEST OF TECHNICAL PAPERS, May 1991 (1991-05-01), PLAYA DEL REY (CA) - USA, pages 437 - 439
- [A] S.A.STEINER ET AL.: "High-Performance Column Driver for Gray-Scale TFEL Displays", SID INTERNATIONAL SYMPOSIUM 1988 - DIGEST OF TECHNICAL PAPERS, 24 May 1988 (1988-05-24), ANAHEIM (CA) - USA, pages 31 - 34, XP000041810

Cited by
US7916112B2; EP1777688A1; FR2907959A1; US7116291B1; US8477156B2; WO2008052945A1

Designated contracting state (EPC)
CH DE GB IT LI NL

DOCDB simple family (publication)
EP 0597772 A1 19940518; **EP 0597772 B1 19970502**; DE 69310319 D1 19970605; DE 69310319 T2 19971120; FR 2698201 A1 19940520; FR 2698201 B1 19941216; JP 3771285 B2 20060426; JP H06208340 A 19940726; US 5600343 A 19970204

DOCDB simple family (application)
EP 93402744 A 19931109; DE 69310319 T 19931109; FR 9213661 A 19921113; JP 28535393 A 19931115; US 43018795 A 19950427