

Title (en)

LOGIC LEVEL CURRENT AND VOLTAGE INDEPENDENT RESTRAINT SYSTEM.

Title (de)

STROM- UND SPANNUNGSUNABHÄNGIGES LOGISCHES RÜCKHALTESYSTEM.

Title (fr)

SYSTEME DE MAINTIEN INDEPENDANT DU COURANT DE NIVEAU LOGIQUE ET DE LA TENSION.

Publication

EP 0600076 A1 19940608 (EN)

Application

EP 93915453 A 19930617

Priority

- US 9305979 W 19930617
- US 90144892 A 19920619

Abstract (en)

[origin: WO9400900A1] A logic level current and voltage independent restraint system for generating an output drive signal which is independent of an output driver circuit includes a logic level output control circuit (12) and an output driver circuit (14). The output driver circuit (14) is formed of a first transistor (Q1), a second transistor (Q2), and a load resistor (R1).

Abstract (fr)

Un système de maintien, qui est indépendant du courant de niveau logique et de la tension, permet de produire un signal d'attaque de sortie indépendant d'un circuit d'attaque de sortie. Il comprend un circuit de commande de sortie de niveau logique (12) et un circuit d'attaque de sortie (14). Celui-ci est constitué d'un premier transistor (Q1), d'un second transistor (Q2) et d'une résistance de charge (R1).

IPC 1-7

H02H 3/00; H02H 7/00; H03K 3/01; H03K 3/26; H03K 17/687

IPC 8 full level

H02H 1/06 (2006.01); **H02H 7/26** (2006.01); **H02K 3/00** (2006.01); **H03K 17/0814** (2006.01); **H03K 17/687** (2006.01)

CPC (source: EP)

H02H 1/06 (2013.01); **H02H 7/262** (2013.01); **H03K 17/08142** (2013.01)

Citation (search report)

See references of WO 9400900A1

Designated contracting state (EPC)

DE FR GB IE

DOCDB simple family (publication)

WO 9400900 A1 19940106; AU 4543393 A 19940124; CA 2115569 A1 19940106; EP 0600076 A1 19940608; JP H06509938 A 19941102; MX 9303736 A 19940131

DOCDB simple family (application)

US 9305979 W 19930617; AU 4543393 A 19930617; CA 2115569 A 19930617; EP 93915453 A 19930617; JP 50254494 A 19930617; MX 9303736 A 19930621