

Title (en)
Security device with microprocessor.

Title (de)
Sicherheitseinrichtung mit Mikroprozessor.

Title (fr)
Dispositif de sécurité avec microprocesseur.

Publication
EP 0602452 A1 19940622 (DE)

Application
EP 93119330 A 19931201

Priority
DE 4242936 A 19921218

Abstract (en)
1. Security device, in particular for the protection of persons and/or objects, having a microprocessor. 2.1 Starting from a security device, in particular for the protection of persons and/or objects, which has one evaluation unit, provided with at least one measuring point which is assigned to an electrical termination and which is constructed in particular as tactile sensor, which evaluation unit consists at least of one comparing unit to which a signal can be fed which can be transmitted by the measuring point, and which evaluation unit can activate a switching device as a function of the signal, the object on which the invention is based, to provide a security device which can achieve sufficiently short reaction times and which can be used generally, is achieved in that the evaluation unit is at least partially integrated in at least one microprocessor, the microprocessor being assigned a selecting device for determining control functions of the microprocessor and said microprocessor being constructed in such a manner that the electrical termination can be detected automatically. <IMAGE>

Abstract (de)
1. Sicherheitseinrichtung, insbesondere zum Schutz von Personen und/oder Objekten, mit einem Mikroprozessor. 2.1 Ausgehend von einer Sicherheitseinrichtung, insbesondere zum Schutz von Personen und/oder Objekten, die eine mit zumindest einer einen elektrischen Abschluß zugeordneten Meßstelle, welche insbesondere als taktiler Sensor ausgebildet ist, versehene Auswerteeinheit aufweist, welche zumindest aus einer Vergleichseinrichtung besteht, der ein von der Meßstelle abgebares Signal zuführbar ist und in Abhängigkeit des Signales eine Schalteinrichtung betätigbar ist, wird die der Erfindung zugrundeliegende Aufgabe, eine Sicherheitseinrichtung bereitzustellen, mit der ausreichend schnelle Reaktionszeiten realisierbar sind und die universell einsetzbar ist, dadurch gelöst, daß die Auswerteeinheit zumindest teilweise in zumindest einem Mikroprozessor integriert ist, wobei dem Mikroprozessor eine Auswahleinrichtung zur Bestimmung von Steuerfunktionen des Mikroprozessors zugeordnet ist und dieser derart ausgebildet ist, daß der elektrische Abschluß automatisch erkennbar ist. <IMAGE>

IPC 1-7
G08B 21/00; **G08B 13/186**

IPC 8 full level
G08B 13/186 (2006.01); **G08B 21/18** (2006.01); **H01H 47/00** (2006.01)

CPC (source: EP)
G08B 13/186 (2013.01); **G08B 21/182** (2013.01); **H01H 47/004** (2013.01)

Citation (search report)
• [YDP] DE 4210848 A1 19930826 - BECKHAUSEN KARLHEINZ [DE]
• [Y] WO 9013881 A1 19901115 - SOLAR WIDE IND LTD [HK]
• [Y] EP 0508966 A2 19921014 - BEGHELLI SRL [IT]
• [Y] WO 9204697 A1 19920319 - PURITAN BENNETT CORP [US]
• [A] US 5134386 A 19920728 - SWANIC ANTHONY [US]
• [A] US 4668944 A 19870526 - TEASS JR HORACE A [US]
• [Y] T.M.PASKA: "DEVICE IDENTIFICATION BY TEST-SIGNAL DURATION", IBM TECHNICAL DISCLOSURE BULLETIN., vol. 24, no. 1A, June 1981 (1981-06-01), NEW YORK US, pages 188 - 189

Designated contracting state (EPC)
AT BE CH DE ES FR GB IT LI NL

DOCDB simple family (publication)
EP 0602452 A1 19940622; DE 4242936 A1 19940623

DOCDB simple family (application)
EP 93119330 A 19931201; DE 4242936 A 19921218