

Title (en)

Columns driving circuit for a display screen.

Title (de)

Spaltensteuerschaltung für einen Anzeigeschirm.

Title (fr)

Circuit de commande des colonnes d'un écran d'affichage.

Publication

**EP 0606785 A1 19940720 (FR)**

Application

**EP 93402792 A 19931117**

Priority

FR 9213902 A 19921119

Abstract (en)

The circuit has an assembly (CR) of sample-hold circuits connected to the edge of the display screen (ECR) designed to receive a video signal for direction to each line of the display. The signal is sampled and a multiplexer (MR) connected to the edge of the display screen directs the samples in packets of n samples, during the sampling of the next incoming video signal. The multiplexed samples are sent to an assembly of electronic circuits (CI) integrated into the substrate of the display screen controlling the display.

Abstract (fr)

Ce circuit comprend un ensemble (CR) de circuits échantilleurs-bloqueurs, rapporté à la périphérie de l'écran (ECR), pour recevoir un signal vidéo relatif à chaque ligne à commander et échantillonner ce signal, des moyens de multiplexage (MR) rapportés à la périphérie de l'écran, pour multiplexer les échantillons par paquets de n échantillons pendant l'échantillonnage du signal vidéo suivant, et un ensemble de circuits (CI) qui est intégré sur le substrat de l'écran, ces circuits étant groupés par paquets de n circuits. Chaque paquet est connecté aux moyens de multiplexage pour recevoir l'un des paquets de n échantillons et prévu pour démultiplexer celui-ci, extraire les n échantillons et les envoyer à n colonnes (C1 ...CN). Application aux écrans d'affichage à cristal liquide. <IMAGE>

IPC 1-7

**G09G 3/36**

IPC 8 full level

**G02F 1/133** (2006.01); **G09G 3/20** (2006.01); **G09G 3/36** (2006.01)

CPC (source: EP)

**G09G 3/3648** (2013.01); **G09G 3/3688** (2013.01); **G09G 3/3614** (2013.01); **G09G 2310/0294** (2013.01); **G09G 2310/0297** (2013.01);  
**G09G 2330/12** (2013.01)

Citation (search report)

- [Y] FR 2626706 A1 19890804 - GEN ELECTRIC [US]
- [Y] EP 0197551 A2 19861015 - MATSUSHITA ELECTRIC IND CO LTD [JP]
- [A] EP 0304990 A2 19890301 - PHILIPS NV [NL]
- [A] EP 0241562 A1 19871021 - SANYO ELECTRIC CO [JP]

Citation (examination)

- EP 0477100 A1 19920325 - FRANCE TELECOM [FR]
- DE 3512519 A1 19861016 - KRUPP GMBH [DE]
- US 4472800 A 19840918 - KRYM MARVIN [CA], et al
- PATENT ABSTRACTS OF JAPAN, vol. 14, no. 278 (E-0941), 15/06/1990 & JP-A-02087721 (TOSHIBA CORP.), 28/03/1990

Cited by

EP2026321A4; WO2007135805A1; US8471806B2

Designated contracting state (EPC)

DE GB

DOCDB simple family (publication)

**FR 2698202 A1 19940520; FR 2698202 B1 19950203**; EP 0606785 A1 19940720; JP H06214531 A 19940805

DOCDB simple family (application)

**FR 9213902 A 19921119**; EP 93402792 A 19931117; JP 29101793 A 19931119