

Title (en)
RECONSTRUCTION OF SATURATED CURRENT TRANSFORMER SIGNALS.

Title (de)
WIEDERHERSTELLUNG VON SIGNALEN GESÄTTIGTER STROMWANDLER.

Title (fr)
RECONSTITUTION DE SIGNAUX D'UN TRANSFORMATEUR DE COURANT SATURE.

Publication
EP 0619922 A1 19941019 (EN)

Application
EP 93901453 A 19921214

Priority
• SE 9200011 A 19920103
• SE 9200863 W 19921214

Abstract (en)
[origin: WO9313581A1] The invention relates to a numerical method which via discrete-time measurements of the secondary current ($i_s(k)$) from a current transformer reconstructs the primary current ($i_{pr}(k)$) and the secondary current ($i_{sr}(k)$) of a saturated current transformer, which takes place in a block B1 and a method for detecting saturation as well as for detecting when saturation ceases, which takes place in blocks B2, B3, B4, B5, B6 and B7. The output signals of the method are obtained via a block B8 and upon a decision about saturated current transformer, the output signals consist of the reconstructed primary current ($i_{pn}(k)$) and the reconstructed secondary current ($i_{sn}(K)$) and upon a decision about unsaturated current transformer, the output signals consist of the reconstructed primary current ($i_{pn}(k)$) and the measured secondary current ($i_s(k)$). The invention also relates to a device for carrying out said methods.

Abstract (fr)
L'invention se rapporte à un procédé numérique qui, par l'intermédiaire de mesures en temps discontinu du courant secondaire ($i_s(k)$) à partir d'un transformateur de courant, reconstitue le courant primaire ($i_{pr}(k)$) et le courant secondaire ($i_{sr}(k)$) d'un transformateur de courant saturé qui a lieu dans un bloc B1. L'invention se rapporte également à un procédé permettant de détecter la saturation et l'arrêt de la saturation qui a lieu dans les blocs B2, B3, B4, B5, B6 et B7. Les signaux de sortie du procédé sont obtenus par un bloc B8 et sur une décision prise quant à la saturation du transformateur de courant. Les signaux de sortie se composent du courant primaire reconstitué ($i_{pn}(k)$) et du courant secondaire reconstitué ($i_{sn}(k)$) sont obtenus et sur une décision prise quant à la non-saturation du transformateur de courant. Les signaux de sortie se composent du courant primaire reconstitué ($i_{pn}(k)$) et du courant secondaire mesuré ($i_p(k)$). L'invention se rapporte également à un dispositif mettant en oeuvre ces procédés.

IPC 1-7
H02H 1/00; **H01F 40/14**

IPC 8 full level
H01F 27/42 (2006.01); **H02H 1/00** (2006.01); **H02H 1/04** (2006.01)

CPC (source: EP)
H01F 27/427 (2013.01); **H02H 1/0007** (2013.01); **H02H 1/046** (2013.01)

Citation (search report)
See references of WO 9313581A1

Designated contracting state (EPC)
DE FR GB

DOCDB simple family (publication)
WO 9313581 A1 19930708; CA 2126867 A1 19930708; EP 0619922 A1 19941019; SE 469676 B 19930816; SE 9200011 D0 19920103; SE 9200011 L 19930704

DOCDB simple family (application)
SE 9200863 W 19921214; CA 2126867 A 19921214; EP 93901453 A 19921214; SE 9200011 A 19920103