

Title (en)  
Current source arrangement.

Title (de)  
Stromquellenanordnung.

Title (fr)  
Dispositif source de courant.

Publication  
**EP 0623865 A2 19941109 (DE)**

Application  
**EP 94106767 A 19940429**

Priority  
DE 4315299 A 19930507

Abstract (en)  
The current source device has a current source supplying a pair of exclusive=OR parallel transistors (S1,S2). The current source comprises a regulated cascade stage (P1,P2,P3,N1). The first transistor (P1) is controlled by a bias voltage (B1) and the control input of the second transistor (P2) is coupled to the output of a regulating transistor (P3). The control input of the latter is coupled to a junction (K1) between the first two transistors. The cascade transistors and the regulating transistors are of p-channel type, the parallel transistors being of n-channel type.

Abstract (de)  
Eine Stromquellenanordnung, insbesondere für die Verwendung in einem Digital-Analog-Umsetzer, sieht für die Speisung zweier antivalent gesteuerter parallel liegender Transistoren (S1, S2) eine als geregelte Kaskodestufe (P1, P2, P3, N1) ausgebildete Stromquelle vor, deren erster Transistor (P1) von einer Vorspannung (B1) gesteuert wird und deren zweiter Transistor (P2) vom Ausgang eines Regeltransistors (P3) geregelt wird, der eingangsseitig an dem Verbindungspunkt (K1) des ersten und des zweiten Transistors angeschlossen ist. <IMAGE>

IPC 1-7  
**G05F 3/24**

IPC 8 full level  
**G05F 3/24** (2006.01)

CPC (source: EP)  
**G05F 3/24** (2013.01)

Designated contracting state (EPC)  
DE FR GB IT

DOCDB simple family (publication)  
**DE 4315299 C1 19940623**; DE 59404502 D1 19971211; EP 0623865 A2 19941109; EP 0623865 A3 19950111; EP 0623865 B1 19971105

DOCDB simple family (application)  
**DE 4315299 A 19930507**; DE 59404502 T 19940429; EP 94106767 A 19940429