

Title (en)
Current mirror.

Title (de)
Stromspiegel.

Title (fr)
Miroir de courant.

Publication
EP 0642070 A1 19950308 (DE)

Application
EP 94113817 A 19940902

Priority
DE 4329868 A 19930903

Abstract (en)
A current mirror which is activated by an input current (ie) and outputs an output current (ia) proportional thereto, in which the input current (ie), on the one hand, is conducted to the interconnected gates of a first and second transistor (1, 2) and, on the other hand, with interposition of a resistor (5), to a terminal of the load path of the first transistor (1), in which the other terminal of the first transistor (1) and a terminal of the load path of the second transistor (2) are in each case connected via the load path of a third and, respectively, fourth transistor (3, 4) to a common reference point, in which the interconnected gates of the third and fourth transistor (3, 4) are connected to one terminal of the first transistor (1) and in which the output current can be picked up at the other terminal of the second transistor (2). <IMAGE>

Abstract (de)
Stromspiegel, der durch einen Eingangsstrom (ie) angesteuert wird und der einen dazu proportionalen Ausgangsstrom (ia) abgibt, bei dem der Eingangsstrom (ie) zum einen auf die miteinander gekoppelten Steueranschlüsse eines ersten und zweiten Transistors (1, 2) und zum anderen unter Zwischenschaltung eines Widerstandes (5) auf einen Anschluß der Laststrecke des ersten Transistors (1) geführt ist, bei dem der andere Anschluß des ersten Transistors (1) und ein Anschluß der Laststrecke des zweiten Transistors (2) jeweils über die Laststrecke eines dritten bzw. vierten Transistors (3, 4) an einen gemeinsamen Bezugspunkt angeschlossen sind, bei dem die miteinander gekoppelten Steueranschlüsse von drittem und viertem Transistor (3, 4) mit dem einen Anschluß des ersten Transistors (1) verbunden sind und bei dem der Ausgangsstrom am anderen Anschluß des zweiten Transistors (2) abnehmbar ist. <IMAGE>

IPC 1-7
G05F 3/26

IPC 8 full level
G05F 3/26 (2006.01)

CPC (source: EP)
G05F 3/262 (2013.01)

Citation (applicant)
AUS U. TIETZE, CH. SCHENK: "Halbleiter-Schaltungstechnik", 1986, pages: 62 - 64,94-97

Citation (search report)
• [XA] US 4550284 A 19851029 - SOOCH NAVDEEP S [US]
• [A] US 4583037 A 19860415 - SOOCH NAVDEEP S [US]
• [A] US 5142696 A 19920825 - KOSIEC JEANNIE H [US], et al
• [A] GB 2209254 A 19890504 - MOTOROLA INC [US]

Cited by
EP0953891A1; US6194956B1

Designated contracting state (EPC)
AT BE CH DE FR GB IT LI

DOCDB simple family (publication)
EP 0642070 A1 19950308; EP 0642070 B1 19980401; AT E164692 T1 19980415; DE 59405569 D1 19980507

DOCDB simple family (application)
EP 94113817 A 19940902; AT 94113817 T 19940902; DE 59405569 T 19940902