

Title (en)

Circuit for the limitation of distortions of audio signals.

Title (de)

Schaltungsanordnung zur Begrenzung von Verzerrungen von Audiosignalen.

Title (fr)

Circuit de limitation de distortions de signaux audio.

Publication

EP 0655832 A2 19950531 (DE)

Application

EP 94113173 A 19940824

Priority

DE 4340167 A 19931125

Abstract (en)

In the case of a circuit arrangement for limiting levels of distortion of audio signals, which levels of distortion are produced during reproduction in a radio receiver having at least one output stage, a signal which characterises a predetermined degree of modulation can be picked off at the output stage. The signal which is conducted via an integration element forms a voltage describing the harmonic distortion factor (total harmonic distortion) and, by means of a predetermined characteristic, a manipulated variable which is forwarded to an actuator for amplifying the audio signals. <IMAGE>

Abstract (de)

Bei einer Schaltungsanordnung zur Begrenzung von bei der Wiedergabe in einem Rundfunkempfänger mit mindestens einer Endstufe entstehenden Verzerrungen von Audiosignalen ist an der Endstufe ein Signal abnehmbar, das einen vorgegebenen Aussteuerungsgrad kennzeichnet. Das über ein Integrationsglied geleitete Signal bildet eine den Klirrfaktor beschreibende Spannung und über eine vorgegebene Kennlinie eine Stellgröße, die einem Stellglied für die Verstärkung der Audiosignale zugeleitet wird. <IMAGE>

IPC 1-7

H03G 3/30

IPC 8 full level

H03G 3/30 (2006.01)

CPC (source: EP)

H03G 3/3026 (2013.01)

Designated contracting state (EPC)

AT CH DE FR IT LI

DOCDB simple family (publication)

EP 0655832 A2 19950531; EP 0655832 A3 19960131; DE 4340167 A1 19950601

DOCDB simple family (application)

EP 94113173 A 19940824; DE 4340167 A 19931125