

Title (en)

Serial access asynchronous memory device and corresponding storing and reading method

Title (de)

Asynchrone Speicheranordnung mit serielltem Zugriff und entsprechendes Speicher- und Leseverfahren

Title (fr)

Dispositif de mémoire asynchrone à accès séquentiel et procédé de stockage et de lecture correspondant

Publication

**EP 0707260 A1 19960417 (FR)**

Application

**EP 95402213 A 19951004**

Priority

FR 9412170 A 19941012

Abstract (en)

A first in-first out memory system (DM) has a double port random access asynchronous memory (MVDP). One of it's ports specialises in writing, timed by a clock signal (HE) and using data (DE) addressed (ADE) and validated (ATE). A second port specialises in reading with analogous facilities (HL, DL, ADL, ATL). Counters (CE,CL) timed by auxiliary clocks (HEC,HLC) and fired by the main clocks deliver the reading and writing addresses. Two levels of memory filling (NE,NL) are determined and checked for their stability at the same time using the leading edges of logical signals (HRE,HRL).

Abstract (fr)

Le dispositif de mémoire asynchrone à accès séquentiel comprend: une mémoire à accès aléatoire double port asynchrone (MVDP), un générateur d'adresses d'écriture (CE) pour délivrer au port d'entrée de la mémoire, en réponse à des signaux de validation d'écriture (ATE), des informations d'adresses d'écriture successives (ADE) respectivement associées à des données successives (DE) à stocker séquentiellement selon un ordre d'écriture prédéterminé, un générateur d'adresses de lecture (CL) pour délivrer au port de sortie de la mémoire, en réponse à des signaux de validation de lecture (ATL), des informations d'adresses de lecture successives (ADL) respectivement associées à des données successives (DL) à lire séquentiellement selon un ordre de lecture prédéterminé, des moyens de détection de la stabilité des informations d'adresses délivrées par les générateurs d'adresses, et des moyens de détermination (GAE, GAL, ST1, ST2) du niveau de remplissage de la mémoire, à partir des informations d'adresses stables délivrées par les générateurs d'adresses. <IMAGE>

IPC 1-7

**G06F 5/06**

IPC 8 full level

**G06F 12/00** (2006.01); **G06F 5/10** (2006.01); **G06F 5/12** (2006.01)

CPC (source: EP US)

**G06F 5/12** (2013.01 - EP US); **G06F 2205/126** (2013.01 - EP US)

Citation (search report)

- [A] US 5311475 A 19940510 - HUANG SAMSON X [US]
- [A] EP 0525874 A2 19930203 - SGS THOMSON MICROELECTRONICS [IT]
- [A] EP 0217486 A2 19870408 - HEWLETT PACKARD CO [US]

Cited by

US6324591B1

Designated contracting state (EPC)

DE GB

DOCDB simple family (publication)

**EP 0707260 A1 19960417**; **EP 0707260 B1 20020102**; DE 69524837 D1 20020207; DE 69524837 T2 20020919; FR 2725825 A1 19960419; FR 2725825 B1 19970110; JP H08212127 A 19960820; US 5640366 A 19970617

DOCDB simple family (application)

**EP 95402213 A 19951004**; DE 69524837 T 19951004; FR 9412170 A 19941012; JP 26440095 A 19951012; US 52713795 A 19950912