

Title (en)

Method and apparatus for simultaneously controlling the control states of the execution units of a programmable processor

Title (de)

Verfahren und Einrichtung zur gleichzeitigen Regelung der Steuerzustände von Verarbeitungseinheiten eines programmierbaren Prozessors

Title (fr)

Procédé et dispositif de commande simultanée des états de contrôle des unités d'exécution d'un processeur programmable

Publication

**EP 0729091 A1 19960828 (FR)**

Application

**EP 96400333 A 19960219**

Priority

FR 9502131 A 19950223

Abstract (en)

The method involves storing code program in a memory program (MP1,MP2). A first part of the code program is stored in the first part (MP1) of the memory program being program words (MM) including first and second base words (MMA,MMB) which constitute instructions and directives. Program words extracted sequentially from the first part of the memory program are stored in a storage unit (RG) which is updated every second word or by special signal from the second part of the memory program (MP2). Control words (MCi) are generated (MEB) to control the various execution units (UXi).

Abstract (fr)

La mémoire-programme comprend une première partie (MP1) contenant une succession de mots de programme comportant des premiers mots de base (MMA) ayant chacun une taille inférieure à la somme des tailles respectives des mots de contrôle destinés aux unités d'exécution (UXi), et des deuxièmes mots de base (MMB) en un nombre inférieur à celui des premiers mots de base. Des moyens extraient séquentiellement de la première partie de la mémoire-programme les différents mots de programme. Un moyen de stockage (RG) est relié à la sortie de la mémoire-programme. Des moyens (MXM) mettent à jour le contenu du moyen de stockage au moins à partir de chaque deuxième mot de base extrait, et des moyens d'élaboration (MEB) élaborent séquentiellement certains au moins des différents groupes de mots de contrôle, à partir de la combinaison selon au moins une relation logique prédéterminée, du contenu du moyen de stockage et d'un premier mot de base extrait, de façon à minimiser la taille-mémoire dudit code-programme. <IMAGE>

IPC 1-7

**G06F 9/318**

IPC 8 full level

**G06F 9/38** (2006.01); **G06F 9/318** (2006.01)

CPC (source: EP US)

**G06F 9/30185** (2013.01 - EP US)

Citation (search report)

- [A] WO 8001423 A1 19800710 - WESTERN ELECTRIC CO [US]
- [A] US 3422404 A 19690114 - FERGUSON DAVID E
- [A] EP 0306920 A2 19890315 - NEC CORP [JP]
- [A] US 4173041 A 19791030 - DVORAK THOMAS J [US], et al
- [A] EP 0314277 A2 19890503 - IBM [US]

Cited by

WO0237264A3; WO0237264A2; US6959378B2

Designated contracting state (EPC)

DE GB

DOCDB simple family (publication)

**EP 0729091 A1 19960828; EP 0729091 B1 20010523**; DE 69612893 D1 20010628; DE 69612893 T2 20011025; FR 2731094 A1 19960830; FR 2731094 B1 19970430; JP H08263291 A 19961011; US 6183141 B1 20010206

DOCDB simple family (application)

**EP 96400333 A 19960219**; DE 69612893 T 19960219; FR 9502131 A 19950223; JP 3685996 A 19960223; US 60362096 A 19960221