

Title (en)

Power unit and method for its control and regulation

Title (de)

Netzteil-Anordnung und Verfahren zum Steuern und Regeln derselben

Title (fr)

Unité de puissance et méthode pour sa commande et régulation

Publication

EP 0762599 A2 19970312 (DE)

Application

EP 96112526 A 19960802

Priority

DE 19529509 A 19950810

Abstract (en)

A procedure for the open and closed loop control of a power pack arrangement with an arrangement of power units has set point data prepared according to starting, protection, switch-off and normal running of the components. An activation signal is received. The components are activated and set according to the set point data if the activation signal is present. The components are then controlled. A decision is made as to whether the measured data imply that the actual state is the switched-off state once the activation signal arrives, in which case, the components are reset into the starting or protection states. The set point data are previously read in and stored.

Abstract (de)

Die Erfindung schafft eine Netzteil-Anordnung mit einer Mehrzahl von Netzteilen und ein Verfahren zum Steuern und Regeln der Netzteil-Anordnung. Das Verfahren stellt Soll-Daten für mindestens einen Start-, einen Schutz- und/oder einen Abschalt- und/oder mindestens einen Soll-Zustand für die Netzteile der Netzteil-Anordnung bereit. Die Netzteile der Netzteil-Anordnung werden aktiviert und gemäß den Soll-Daten durch Regelung und Steuerung gesetzt, sobald ein Aktivierungssignal empfangen wurde. Grundlage der Regelung und des Steuerns sind empfangene Meßdaten, welche den aktuellen Ist-Zustand der Netzteile der Netzteil-Anordnung beschreiben. Die Erfindungsgemäße Netzteil-Anordnung mit mehreren steuer- und/oder regelbaren Netzteilen weist eine Steuer-Regel-Einrichtung, insbesondere zum Steuern und Regeln der Netzteil-Anordnung gemäß dem Verfahren auf. Die Steuer-Regel-Einrichtung weist insbesondere eine Mikroprozessor- oder Computer gestützte Bedieneroberfläche auf. Die Netzteile der Netzteil-Anordnung sind über eine Bus-Hardware, Interface-Hardware-Treiber und typbezogene Gerätetreiber mit der Bedieneroberfläche im Datenaustausch verbunden. <IMAGE>

IPC 1-7

H02J 13/00

IPC 8 full level

G05F 1/56 (2006.01)

CPC (source: EP)

G05F 1/56 (2013.01)

Cited by

US9007083B2

Designated contracting state (EPC)

AT CH DE FR GB IT LI NL SE

DOCDB simple family (publication)

DE 19529509 A1 19970213; EP 0762599 A2 19970312; EP 0762599 A3 19981028

DOCDB simple family (application)

DE 19529509 A 19950810; EP 96112526 A 19960802