

Title (en)

Switching and regulation device for electrical networks

Title (de)

Umschalt- und Regelvorrichtung für elektrische Netze

Title (fr)

Dispositif commutateur-variateur pour réseaux électriques

Publication

EP 0847229 A1 19980610 (FR)

Application

EP 96119521 A 19961205

Priority

EP 96119521 A 19961205

Abstract (en)

The switch receives signals from a number of branches, with the incoming signal connected to the controller (BI) and to a number of remote switches (PR), whose paralleled switch-wires are received at a terminal (P) on the controller. The loads (A,B) e.g. incandescent lamps, are connected to corresponding controlled-output terminals on the controller and to a neutral terminal (N). The controller's integrated circuits, with memory and pulse modulated facilities permit programmable power variation at one or more load points. Similar facilities are optionally available at the remote switching points (PR). Optionally the controller responds interactively to radio, IR or other remote operating signals. It is also possible to vary lamp loads to suit changing levels of ambient illumination.

Abstract (fr)

Dispositif commutateur - variateur pour reseaux electriques relies electriquement dans un systeme electrique, comprenant plusieurs branches (ou charges A,B, par exemple ampoules incandescentes) parmi lesquels ou moins, un reglable, lequel selon l'invention, comprend des moyens à circuit integres ou microchip, munis d'elements electroniques de memoire et opportunement synchronisés sur la frequence du reseau, lesquels pilotent une pluralité de composants de puissance, comme transistors, triacs, relais, etc; pour commuter et / ou varier la tension electrique au bout de ces brances ou charges (A,B) La commutation electrique et / ou le reglage de ces charges (A,B,) se produit par l'intermediaire d'un pulsatoire electrique (P) dont est muni le dispositif (BI) meme, ou par l'intermediaire d'au moins un pulsatoire electrique distant (PR), placé parallelement au dispositif (BI) meme. Ces istruments à circuits integres sont programmes au moyen d'un software dediè ce microchip il est predisposé pour resoudre ou moins les fonctions de synchronisation, de production d'impulsions, de l'identification du pulsatoire utilisé et de la gestion des memoires. <IMAGE>

IPC 1-7

H05B 39/00; **H05B 39/08**; **H05B 37/02**

IPC 8 full level

H05B 37/02 (2006.01); **H05B 39/08** (2006.01)

CPC (source: EP US)

H05B 39/086 (2013.01 - EP US); **H05B 47/10** (2020.01 - EP US); **H05B 47/185** (2020.01 - EP US)

Citation (search report)

- [Y] US 4888494 A 19891219 - MCNAIR RHETT [US], et al
- [Y] US 5091678 A 19920225 - CHIN-SONG CHEN [TW]
- [A] WO 9306700 A1 19930401 - CUNNINGHAM DAVID W [US]
- [A] US 4876487 A 19891024 - YANG JERRY S C [TW]

Cited by

CN100419610C

Designated contracting state (EPC)

DE ES FR GB NL

DOCDB simple family (publication)

EP 0847229 A1 19980610; **EP 0847229 B1 20020403**; DE 69620419 D1 20020508; DE 69620419 T2 20021121; ES 2175014 T3 20021116

DOCDB simple family (application)

EP 96119521 A 19961205; DE 69620419 T 19961205; ES 96119521 T 19961205