

Title (en)
Broadcast receiver, which is capable of receiving Radio Data System (RDS) signals, comprising a means for demodulating a multiplexsignal

Title (de)
Vorrichtung in einem zum Empfang von Radio-Daten geeigneten Rundfunkempfänger für die Demodulation eines Multiplexsignals

Title (fr)
Récepteur de radiodiffusion, capable de capter des données RDS, comportant un dispositif pour la démodulation d'un signal multiplex

Publication
EP 0994588 A2 20000419 (DE)

Application
EP 99114653 A 19990727

Priority
DE 19847019 A 19981013

Abstract (en)
The multiplex demodulator (100) has an input bandpass filter (10) for filtering out the radio-data-system signal and a traffic radio signal. A first demodulation path (12) is used for selecting radio-data-system information from the radio-data-system signal and a second parallel demodulation path (30) containing a clock recovery device (26) and/or a synchronisation device, is used for generating a system clock from the radio-data-system signal and maintaining the system clock in the absence of the latter.

Abstract (de)
Die vorliegende Erfindung betrifft einen Demodulator (100) für ein Multiplexsignal (MPX-Signal) eines RDS-(Radio-Daten-System)-Rundfunkempfängers, welches zumindest ein Stereosignal, ein Radio-Daten-System-Signal (RDS-Signal) und ggf. ein analoges Verkehrsfunk-Signal (VF-Signal) enthält, wobei der Demodulator (100) zum Abtrennen des Stereosignals und Herausfiltern des RDS-Signals und des VF-Signals ein Eingangsbandpassfilter (10) aufweist, welchem ein erster Demodulationspfad (12) zum Selektieren von RDS-Daten aus dem RDS-Signal nachgeordnet ist. Hierbei ist ein zweiter Demodulationspfad (30) vorgesehen, welcher dem ersten Demodulationspfad (12) derart parallel geschaltet ist, dass wahlweise der erste oder zweite Demodulationspfad (12,30) mit dem Eingangsbandpassfilter (10) verbindbar ist, wobei der zweite Demodulationspfad (30) wie der erste eine Taktrückgewinnungseinrichtung (26) umfasst, welche aus den RDS-Daten einen Systemtakt erzeugt und auch ohne RDS-Signal den Systemtakt über eine vorbestimmte Zeitspanne aufrecht erhält. <IMAGE>

IPC 1-7
H04H 1/00

IPC 8 full level
H04H 1/00 (2006.01); **H04H 20/26** (2008.01); **H04H 40/18** (2008.01)

CPC (source: EP)
H04H 20/22 (2013.01); **H04H 40/18** (2013.01); **H04H 2201/13** (2013.01)

Cited by
CN103684341A; CN103684342A; EP1241812A1; US8841964B2

Designated contracting state (EPC)
DE FR GB IT

DOCDB simple family (publication)
EP 0994588 A2 20000419; **EP 0994588 A3 20040428**; DE 19847019 A1 20000420

DOCDB simple family (application)
EP 99114653 A 19990727; DE 19847019 A 19981013