

Title (en)
Driver circuit for a display device

Title (de)
Treiberschaltung für Anzeigevorrichtung

Title (fr)
Circuit d'attaque pour un dispositif d'affichage

Publication
EP 1225559 A2 20020724 (DE)

Application
EP 02100001 A 20020108

Priority
DE 10100569 A 20010109

Abstract (en)
[origin: US2002093992A1] The invention relates to a device for driving display devices and to a display device that is provided with a driver circuit. The invention also relates to a method of testing driver circuits. Driver circuits of this kind have a decisive effect on the quality of the display devices. Therefore, in order to ensure a good quality, the driver circuit must be extensively tested, that is, with an as short as possible test time and using as few means as possible. In order to make such a test possible, a device for driving the display devices is provided with M leads that are coupled to AN output stages that are provided with at least one multiplex device (4) and at least one amplifier unit (5), the M leads being coupled to a first switching device (2) that enables the interruption of a voltage supply to the M leads, and at least one second switching device (3) being provided in at least one output stage (AN) in order to switch the output stage (AN) to a selectable potential. This enables the use of a test that can be carried out digitally.

Abstract (de)
Die Erfindung betrifft eine Anordnung zur Ansteuerung von Anzeigevorrichtungen und eine Anzeigevorrichtung mit einer Treiberschaltung. Des weiteren betrifft die Erfindung ein Verfahren zum Testen von Treiberschaltungen. Derartige Treiberschaltungen haben entschiedenen Einfluss auf die Qualität der Anzeigevorrichtungen. Deshalb muss, um die Qualität sicherzustellen, die Treiberschaltung umfassend getestet werden, mit möglichst geringer Testzeit und geringem Aufwand. Um einen derartigen Test zu ermöglichen ist eine Anordnung zur Ansteuerung von Anzeigevorrichtungen vorgesehen, mit M Leitungen die mit A N Ausgangsstufen gekoppelt sind, die wenigstens eine Multiplexeinrichtung (4) und wenigstens eine Verstärkereinheit (5) enthalten und die M Leitungen an eine erste Schaltungsvorrichtung (2) gekoppelt sind, die ein Unterbrechen einer Spannungszufuhr zu den M Leitungen ermöglicht und in wenigstens einer Ausgangsstufe (A N) eine zweite Schaltungsvorrichtung (3) vorgesehen ist, um die Ausgangsstufe (A N) auf ein festlegbares Potential zu schalten. Dadurch wird ein Test ermöglicht der digital durchführbar ist.

IPC 1-7
G09G 3/36

IPC 8 full level
G09G 3/00 (2006.01); **G09G 3/20** (2006.01); **G09G 3/36** (2006.01)

CPC (source: EP US)
G09G 3/006 (2013.01 - EP US); **G09G 3/3688** (2013.01 - EP US); **G09G 3/2011** (2013.01 - EP US); **G09G 3/3696** (2013.01 - EP US); **G09G 2310/027** (2013.01 - EP US); **Y10S 345/904** (2013.01 - EP US)

Citation (applicant)
US 5061920 A 19911029 - NELSON LARRY A [US]

Designated contracting state (EPC)
DE FR GB

DOCDB simple family (publication)
EP 1225559 A2 20020724; **EP 1225559 A3 20090708**; CN 100504974 C 20090624; CN 1365092 A 20020821; DE 10100569 A1 20020711; JP 2002304164 A 20021018; JP 4290370 B2 20090701; US 2002093992 A1 20020718; US 6972755 B2 20051206

DOCDB simple family (application)
EP 02100001 A 20020108; CN 02100925 A 20020104; DE 10100569 A 20010109; JP 2002000114 A 20020104; US 4244402 A 20020108