

Title (en)

Track section occupation simulation device

Title (de)

Vorrichtung zur Simulation eines besetzten Bahn-Gleises

Title (fr)

Dispositif de simulation d'occupation d'une section de voie

Publication

**EP 1323612 A1 20030702 (DE)**

Application

**EP 02028564 A 20021220**

Priority

IT MI20012819 A 20011228

Abstract (en)

A stable, safe, secure and monitored short circuit is formed between the track rails.

Abstract (de)

Vorrichtung zum Vortaeuschen eines besetzten Bahngleises unter Einsatz einer Vorrichtung, die einen stabilen, sicheren und kontrollierten Kurzschluss zwischen zwei Schienen eines Bahngleises bildet, wobei die Vorrichtung ein ueberwachtes Besetztignal für das Bahngleis aufbaut und die Vorrichtung zwei Backen aufweist, wobei jeder dieser Backen elektrisch leitend mit einer entsprechenden Schiene des Gleises verbunden ist und die Backen ueber Leitungen elektrisch leitend mit der Kontroll- und Ueberwachungseinrichtung verbunden sind. <IMAGE>

IPC 1-7

**B61L 23/06; H01R 4/64**

IPC 8 full level

**B61L 23/06** (2006.01)

CPC (source: EP)

**B61L 23/06** (2013.01)

Citation (search report)

- [XY] NL 1008790 C1 19991005 - R & H SYSTEMS B V [NL]
- [Y] EP 1125787 A2 20010822 - PFIISTERER SRL [IT]
- [Y] GB 2102607 A 19830202 - ARMSTRONG ROBERT

Cited by

EP1604860A1; GB2540207A; GB2540207B; EP2067650A1; WO2007039706A1

Designated contracting state (EPC)

AT BE BG CH CY CZ DE DK EE ES FI FR GB GR IE IT LI LU MC NL PT SE SI SK TR

DOCDB simple family (publication)

**EP 1323612 A1 20030702**; IT MI20012819 A1 20030628

DOCDB simple family (application)

**EP 02028564 A 20021220**; IT MI20012819 A 20011228