

Title (en)  
Coin validator with recognition of thread trick

Title (de)  
Münzprüfer mit Fadenerkennung

Title (fr)  
Sélecteur de pièces de monnaie avec moyens anti-fil

Publication  
**EP 1329858 A2 20030723 (DE)**

Application  
**EP 02028201 A 20021214**

Priority  
DE 10201532 A 20020117

Abstract (en)  
Coin tester with thread recognition has: a testing unit, which generates a valid signal when a genuine coin is input; an acceptance branch with a thread sensor that generates a first signal when the branch is opened; a presence sensor behind the acceptance branch that generates a second signal if the sensor has detected a coin; a sorter connected to a till channel and several storage channels and an electronic controller. The electronic controller generates a third signal that diverts inserted coins into the till channel (14) after the first and or second signal are generated without a valid signal having been generated or if the second signal is produced before the first signal. A coin cannot be pulled back from the till channel.

Abstract (de)  
Münzprüfer mit Fadenerkennung, mit einer Prüfeinheit, die ein Gut-Signal erzeugt, wenn eine echte Münze eingeworfen wird, einer der Prüfeinheit nachgeordneten Annahmeweiche, der ein Fadensensor zugeordnet ist, der ein erstes Signal abgibt, wenn die Weiche geöffnet wird, einem Anwesenheitssensor hinter der Annahmeweiche, der ein zweites Signal abgibt, wenn der Anwesenheitssensor eine Münze festgestellt hat, einer Sortiervorrichtung hinter der Annahmeweiche, welche angenommene Münzen entweder in einem Kassenkanal oder zu einem von mehreren Speicherbehältern leitet und einer elektronischen Steuerung zur Ansteuerung der Annahmeweiche und zur Verarbeitung und Überwachung der Signale, wobei die elektronische Steuerung ein drittes Signal für die Sortiervorrichtung erzeugt derart, dass eine vorgegebene Anzahl von eingeworfenen Münzen in dem Kassenkanal gelenkt wird, wenn das erste und/oder zweite Signal erzeugt werden, ohne dass zuvor ein Gut-Signal erzeugt worden ist oder wenn ein zweites Signal vor dem ersten Signal erzeugt worden ist. <IMAGE>

IPC 1-7  
**G07F 1/04**

IPC 8 full level  
**G07F 1/04** (2006.01)

CPC (source: EP)  
**G07F 1/043** (2013.01); **G07F 1/044** (2013.01)

Cited by  
CN108230532A

Designated contracting state (EPC)  
CH DE ES FR GB IT LI

DOCDB simple family (publication)  
**EP 1329858 A2 20030723**; **EP 1329858 A3 20050907**; **EP 1329858 B1 20070718**; DE 10201532 A1 20030731; DE 50210493 D1 20070830; ES 2287218 T3 20071216

DOCDB simple family (application)  
**EP 02028201 A 20021214**; DE 10201532 A 20020117; DE 50210493 T 20021214; ES 02028201 T 20021214