

Title (en)
Air intake silencing device

Title (de)
Luftansaugdämpfungsanlage

Title (fr)
Dispositif d'atténuation des bruits sur un circuit d'admission d'air

Publication
EP 1433948 A2 20040630 (FR)

Application
EP 03293260 A 20031219

Priority
FR 0216486 A 20021223

Abstract (en)
The noise attenuation device comprises a pipe section (1) forming a section of the air inlet circuit of the turbocharger. It is fitted with a first group of external circumferential chambers (5) located in parallel about the pipe and communicating with it through parallel openings (2) around the pipe section. An additional chamber (6) located in series with the first group of chambers communicates through an opening (3) with the pipe section. An Independent claim is included for an engine air inlet circuit fitted with the noise attenuation device.

Abstract (fr)
L'invention concerne un dispositif d'atténuation des bruits sur un circuit d'admission d'air pour moteur (10) à combustion interne suralimenté, ces bruits étant notamment issus du fonctionnement du turbocompresseur (11), ce dispositif se présentant sous forme d'une section (1) de conduit intégrable au circuit, ce conduit (1) étant équipé d'un premier groupe de chambres (5) circonférentielles externes, disposées en parallèle autour du conduit (1) et communiquant avec ce dernier par l'intermédiaire d'ouvertures (2) disposées en parallèle autour de la section de conduit (1). Ce dispositif est caractérisé en ce que le conduit (1), apte à constituer une section du conduit du circuit d'entrée d'air du turbocompresseur (11), comporte au moins une chambre (6) supplémentaire disposée en série avec le premier groupe de chambres (5), ce premier groupe de chambres (5), destiné à l'atténuation des bruits haute fréquence, étant constitué de chambres s'étendant le long du conduit suivant une composante essentiellement axiale par rapport à l'axe longitudinal du conduit, tandis que la ou les chambres (6) supplémentaires, qui communiquent par au moins une ouverture (3) avec le conduit (1) et qui sont dimensionnées par rapport à chaque chambre du premier groupe de manière à permettre une atténuation des bruits moyenne fréquence du circuit. <IMAGE>

IPC 1-7
F02M 35/12

IPC 8 full level
F02M 35/12 (2006.01)

CPC (source: EP)
F02M 35/1261 (2013.01); **F02M 35/1266** (2013.01); **F02M 35/1283** (2013.01)

Cited by
DE102008020721A1; DE102007058938B4; EP3112658A1; US2013092472A1; US9097220B2; EP2101057A1; FR2928705A1; WO2012055784A3; US9951728B2

Designated contracting state (EPC)
AT BE BG CH CY CZ DE DK EE ES FI FR GB GR HU IE IT LI LU MC NL PT RO SE SI SK TR

DOCDB simple family (publication)
EP 1433948 A2 20040630; **EP 1433948 A3 20050504**; **EP 1433948 B1 20080611**; AT E398235 T1 20080715; DE 60321533 D1 20080724; FR 2849114 A1 20040625; FR 2849114 B1 20070413

DOCDB simple family (application)
EP 03293260 A 20031219; AT 03293260 T 20031219; DE 60321533 T 20031219; FR 0216486 A 20021223