

Title (en)

Circuit for the voltage supply and method for producing a supply voltage

Title (de)

Schaltung zur Spannungsversorgung und Verfahren zur Erzeugung einer Versorgungsspannung

Title (fr)

Circuit pour l'alimentation en tension et methode pour produire une tension d'alimentation

Publication

EP 1439443 A1 20040721 (DE)

Application

EP 03000815 A 20030114

Priority

EP 03000815 A 20030114

Abstract (en)

The circuit has a first supply voltage input connected to a first comparator and a first voltage regulator, whereby the first comparator controls the first voltage regulator, a second supply voltage input connected to a second comparator and voltage regulator, whereby the second comparator controls the second voltage regulator, a supply voltage output connected to the outputs of both voltage regulators and fed back to both comparators. The circuit has a first supply voltage input (IN1) connected to a first comparator (CMP1) and a first voltage regulator (REG1), whereby the first comparator controls the first voltage regulator, a second supply voltage input (IN2) connected to a second comparator (CMP2) and voltage regulator (REG2), whereby the second comparator controls the second voltage regulator, and a supply voltage output (O) connected to the outputs of both voltage regulators and fed back to both comparators. AN Independent claim is also included for a method of generating a supply voltage.

Abstract (de)

Die erfindungsgemäße Schaltung zur Spannungsversorgung weist einen ersten Versorgungsspannungseingang (IN1) auf, welcher mit einem ersten Komparator (CMP1) und einem ersten Spannungsregler (REG1) verbunden ist, wobei der erste Komparator (CMP1) den ersten Spannungsregler (REG1) steuert. Weiterhin ist ein zweiter Versorgungsspannungseingang (IN2) vorgesehen, welcher mit einem zweiten Komparator (CMP2) und einem zweiten Spannungsregler (REG2) verbunden ist, wobei der zweite Komparator (CMP2) den zweiten Spannungsregler (REG2) steuert. Schließlich ist ein Versorgungsspannungsausgang (O) vorgesehen, welcher mit den Ausgängen der beiden Spannungsregler (REG1, REG2) verbunden und auf die beiden Komparatoren (CMP1, CMP2) rückgekoppelt ist. <IMAGE>

IPC 1-7

G05F 1/46

IPC 8 full level

G05F 1/46 (2006.01)

CPC (source: EP KR US)

G05F 1/46 (2013.01 - EP US); **G05F 3/02** (2013.01 - KR)

Citation (search report)

- [A] US 6194953 B1 20010227 - MUELLER GERHARD [US], et al
- [A] US 6456086 B1 20020924 - BOLZ STEPHAN [DE], et al
- [A] DE 2927264 B1 19801002 - SIEMENS AG
- [A] "EINFACHE STABILISIERUNGSSCHALTUNG", RADIO FERNSEHEN ELEKTRONIK, VEB VERLAG TECHNIK. BERLIN, DE, vol. 46, no. 1, 1997, pages 70, XP000685789, ISSN: 1436-1574

Designated contracting state (EPC)

AT BE BG CH CY CZ DE DK EE ES FI FR GB GR HU IE IT LI LU MC NL PT SE SI SK TR

DOCDB simple family (publication)

EP 1439443 A1 20040721; **EP 1439443 B1 20150909**; **EP 1439443 B9 20160120**; KR 100654475 B1 20061205; KR 20050094844 A 20050928; US 2006001321 A1 20060105; US 7501718 B2 20090310; WO 2004064232 A2 20040729; WO 2004064232 A3 20040916

DOCDB simple family (application)

EP 03000815 A 20030114; EP 2004000173 W 20040113; KR 20057012952 A 20050713; US 18103205 A 20050712