

Title (en)

Process of flexible responsibility allocation for control centers

Title (de)

Verfahren zur flexiblen Zuweisung von Verantwortlichkeiten von Streckenzentralen

Title (fr)

Procédé de l'allocation flexible de la responsabilité aux centres de contrôle

Publication

**EP 1510430 A1 20050302 (DE)**

Application

**EP 04016621 A 20040715**

Priority

DE 10336022 A 20030801

Abstract (en)

The method involves at least one other track center taking over at least some of the functions of the partially or fully non-operational track center. Statistical information required for the associated region of the faulty track center is present in complete form in the at least one other track center. The faulty center is excluded from accessing the dynamic information for its normally associated and faulty region.

Abstract (de)

Die Erfindung betrifft ein Verfahren zur flexiblen Zuweisung von Verantwortlichkeiten von Streckenzentralen. Dieses Verfahren wird insbesondere bei Schienenbahnen angewendet, bei denen Fahrzeuge verkehren, die über Funk Informationen und/oder Datenpakete zur Durchführung und Sicherung der Fahrt erhalten und senden. Die Erfindung stellt ein Verfahren bereit, mit dem bei einem Ausfall, Störung, Wartung und/oder Inbetriebsetzung einer Streckenzentrale eine störungsfreie Durchführung eines Fahrbetriebs von Schienenfahrzeugen gewährleistet wird. Fällt hierbei eine Streckenzentrale teilweise oder vollständig aus, übernimmt sofort mindestens eine andere Streckenzentrale mindestens einen Teil der ausgefallenen Streckenzentrale. <IMAGE>

IPC 1-7

**B61L 27/04**

IPC 8 full level

**B61L 27/00** (2006.01)

CPC (source: EP)

**B61L 27/33** (2022.01); **B61L 2003/226** (2013.01); **B61L 2027/202** (2022.01)

Citation (search report)

- [A] EP 1148396 A1 20011024 - SIEMENS SCHWEIZ AG [CH]
- [A] US 5420883 A 19950530 - SWENSEN MARVIN D [US], et al
- [A] MILIUS B: "STELLWERKE VON MORGEN WELCHE ROLLE KANN DAS STELLWERK IN EINEM ETCS-LEVEL-3-SYSTEM NOCH SPIELEN? INTERLOCKINGS FOR TOMORROW HOW TO INTEGRATE INTERLOCKINGS IN ETCS LEVEL 3 SYSTEMS", ZEVRAIL - GLASERS ANNALEN, GEORG SIEMENS VERLAG, BERLIN, DE, vol. 126, no. 2/3, 2002, pages 106 - 114, XP001145097, ISSN: 1618-8330

Cited by

RU2636993C2; EP2253525A1; EP1892171A1; US9720481B2; WO2014040898A3; WO2009092088A1

Designated contracting state (EPC)

AT BE BG CH CY CZ DE DK EE ES FI FR GB GR HU IE IT LI LU MC NL PL PT RO SE SI SK TR

DOCDB simple family (publication)

**EP 1510430 A1 20050302**; **EP 1510430 B1 20060301**; AT E318745 T1 20060315; DE 10336022 A1 20050224; DE 10336022 B4 20060202; DE 502004000317 D1 20060427

DOCDB simple family (application)

**EP 04016621 A 20040715**; AT 04016621 T 20040715; DE 10336022 A 20030801; DE 502004000317 T 20040715