

Title (en)

Circuit and method for detecting the crest factor of a lamp current or a lamp voltage

Title (de)

Schaltungsanordnung und Verfahren zum Erfassen eines Crestfaktors eines Lampenstroms oder einer Lampenbrennspannung einer elektrischen Lampe

Title (fr)

Circuit et méthode pour détecter le facteur de forme d' un courant à travers une lampe ou d' une tension aux bornes d' une lampe

Publication

**EP 1732365 A2 20061213 (DE)**

Application

**EP 06011752 A 20060607**

Priority

DE 102005027012 A 20050610

Abstract (en)

The arrangement has a partial circuit (15) formed for determining average value from an input signal applied on the arrangement and another partial circuit determining a maximum value from the input signal applied on the arrangement. A comparator circuit (17) produces a comparison signal from output signals of the circuits, where the output signals characterize the average value and the maximum allowable crest factor, respectively. Independent claims are also included for the following: (1) electronic ballast for an electrical lamp (2) a method for detecting a crest factor of a lamp burning voltage or a lamp current of an electrical lamp (3) a method for operating an electrical lamp.

Abstract (de)

Die Erfindung betrifft eine Schaltungsanordnung zum Erfassen eines Crestfaktors eines Lampenstroms oder einer Lampenbrennspannung einer elektrischen Lampe (2), wobei die Schaltungsanordnung eine erste Teilschaltung (15) aufweist, welche zum Bestimmen eines gemittelten Werts aus einem an die Schaltungsanordnung angelegten Eingangssignal ausgebildet ist, eine zweite Teilschaltung (16) aufweist, welche zum Bestimmen eines maximal zulässigen Werts aus dem an die Schaltungsanordnung angelegten Eingangssignal ausgebildet ist, und eine Vergleicherschaltung (17) aufweist, welche zum Erzeugen eines Vergleichssignals aus dem den gemittelten Wert charakterisierenden Ausgangssignal der ersten Teilschaltung (15) und einem den maximal zulässigen Crestfaktor charakterisierenden Ausgangssignal der zweiten Teilschaltung (16) ausgebildet ist. Die Erfindung betrifft auch ein Verfahren zum Erfassen eines derartigen Crestfaktors. Ein weiterer Aspekt der Erfindung betrifft ein elektronisches Vorschaltgerät (1), welches eine erfindungsgemäße Schaltungsanordnung (14a, 14b) aufweist. Darüber hinaus betrifft die Erfindung auch ein Verfahren zum Betreiben einer elektrischen Lampe, bei dem ein Crestfaktor gemäß einem erfindungsgemäßen Verfahren zum Erfassen des Crestfaktors durchgeführt wird.

IPC 8 full level

**H05B 41/285** (2006.01)

CPC (source: EP US)

**H05B 41/2858** (2013.01 - EP US); **H05B 41/3921** (2013.01 - EP US)

Cited by

WO2008083855A1

Designated contracting state (EPC)

AT BE BG CH CY CZ DE DK EE ES FI FR GB GR HU IE IS IT LI LT LU LV MC NL PL PT RO SE SI SK TR

Designated extension state (EPC)

AL BA HR MK YU

DOCDB simple family (publication)

**EP 1732365 A2 20061213**; **EP 1732365 A3 20071024**; CA 2549808 A1 20061210; CN 1956617 A 20070502; DE 102005027012 A1 20061214; US 2006279231 A1 20061214; US 7355356 B2 20080408

DOCDB simple family (application)

**EP 06011752 A 20060607**; CA 2549808 A 20060608; CN 200610149512 A 20060609; DE 102005027012 A 20050610; US 44983806 A 20060609