

Title (en)
PCB relay

Title (de)
Leiterplattenrelais

Title (fr)
Relais de plaque conductrice

Publication
EP 2037469 A1 20090318 (DE)

Application
EP 07017985 A 20070913

Priority
EP 07017985 A 20070913

Abstract (en)
The relay (10) has two connection pins supplying current to a relay coil (12), and two flat pins (16, 18) supplying current to a load circuit. The connection pins and flat pins are provided on respective sides of a relay housing (20), where the sides are opposite to each other. The critical buckling load of the flat pins is greater than the critical buckling load of the connection pins. The connection pins are designed as plug contacts.

Abstract (de)
Die vorliegende Erfindung betrifft ein Leiterplattenrelais mit zumindest zwei Anschlusspins für die Bestromung der Relaisspule und mit zumindest zwei Steckfahnen für die Bestromung eines Laststromkreises. Die Anschlusspins für die Bestromung der Relaisspule befinden sich dabei auf einer anderen Seite des Relaisgehäuses als die Steckfahnen für die Bestromung des Laststromkreises.

IPC 8 full level
H01H 1/58 (2006.01); **H01H 50/14** (2006.01)

CPC (source: EP)
H01H 1/5805 (2013.01); **H01H 50/14** (2013.01); **H01H 50/443** (2013.01)

Citation (search report)

- [X] DE 4324213 A1 19940324 - POTTER & BRUMFIELD INC [US]
- [X] EP 0147681 A1 19850710 - SIEMENS AG [DE]
- [X] DE 3908442 A1 19901011 - EBERLE GMBH [DE]
- [X] DE 8605210 U1 19870402
- [X] EP 0409613 A2 19910123 - OMRON TATEISI ELECTRONICS CO [JP]

Cited by
DE102015121838A1; EP3181407A1; CN109910614A

Designated contracting state (EPC)
AT BE BG CH CY CZ DE DK EE ES FI FR GB GR HU IE IS IT LI LT LU LV MC MT NL PL PT RO SE SI SK TR

Designated extension state (EPC)
AL BA HR MK RS

DOCDB simple family (publication)
EP 2037469 A1 20090318

DOCDB simple family (application)
EP 07017985 A 20070913