

Title (en)
Method for inspecting coins

Title (de)
Verfahren zum Prüfen von Münzen

Title (fr)
Procédé de vérification de pièces de monnaie

Publication
EP 2040227 A2 20090325 (DE)

Application
EP 08014737 A 20080820

Priority
DE 102007046390 A 20070920

Abstract (en)
The method involves generating a periodic transmitting signal, which contains harmonics. The amplitude of the attenuation function is determined from the receiving signals of a receiving coil at three different measuring points recurring segments of the transmitting signal during a given measuring signal. Four measuring cycles chronologically pass through. The measuring value or attenuation function is composed from one of the measuring cycles which are in relation to each other and are compared to given reference values.

Abstract (de)
Verfahren zum Prüfen von Münzen, die sich entlang einer Laufbahn bewegen, unter Verwendung einer Spulenordnung die auf jeder Seite der Laufbahn eine mit einem Sendesignal beaufschlagbaren Sendespule C, D und Empfangsspule A, B auf einem gemeinsamen Ferritkern aufweist (Sendespule C und Empfangsspule A auf einer Seite und Sendespule D und Empfangsspule B auf der anderen Seite der Laufbahn), wobei die im Durchmesser kleinere Empfangsspule näher an der Laufbahn liegt als die Sendespule und der Durchmesser der Sendespule kleiner als der Durchmesser der kleinsten anzunehmenden Münze ist und wobei auf dem Ferritkern eine mit der Sendespule gekoppelte Sekundärspule angeordnet ist, deren Signal als Gegenkopplungssignal auf den Eingang eines Differenzverstärkers so geschaltet ist, daß das Signal der Sendespule mit dem auf den anderen Eingang des Differenzverstärkers gegebenen Sendesignal übereinstimmt, wobei - es werden zeitlich nacheinander mindestens vier Meßzyklen durchlaufen, - bei denen auf jeder Seite der Laufbahn mit Sende- und Empfangsspule jeweils eine Reflexionsmessung durchgeführt und zwei Transmissionsmessungen durchgeführt werden, wobei bei einer der beiden Transmissionsmessungen die gegenüberliegende Sendespule als Empfangsspule geschaltet wird.

IPC 8 full level
G07D 5/08 (2006.01)

CPC (source: EP US)
G07D 5/08 (2013.01 - EP US)

Citation (applicant)

- DE 102004013286 B4 20060413 - NAT REJECTORS GMBH [DE]
- DE 68921608 T2 19960118 - NIPPON CONLUX CO LTD [JP]
- DE 19836490 C2 20020620 - NAT REJECTORS GMBH [DE]
- EP 0886247 A2 19981223 - NAT REJECTORS GMBH [DE]

Designated contracting state (EPC)
AT BE BG CH CY CZ DE DK EE ES FI FR GB GR HR HU IE IS IT LI LT LU LV MC MT NL NO PL PT RO SE SI SK TR

Designated extension state (EPC)
AL BA MK RS

DOCDB simple family (publication)
DE 102007046390 B3 20081127; EP 2040227 A2 20090325; EP 2040227 A3 20100113; EP 2040227 B1 20190522; ES 2736151 T3 20191226; PL 2040227 T3 20191031; US 2009078530 A1 20090326; US 7708130 B2 20100504

DOCDB simple family (application)
DE 102007046390 A 20070920; EP 08014737 A 20080820; ES 08014737 T 20080820; PL 08014737 T 20080820; US 21066108 A 20080915