

Title (en)

Stackable electronics housing with a terminal block

Title (de)

Anreihbares Elektronikgehäuse mit einer Anschlußleiste

Title (fr)

Boîtier électronique pouvant être joint doté d'un bloc de connexion

Publication

EP 2120296 A1 20091118 (DE)

Application

EP 09159370 A 20090505

Priority

DE 202008006647 U 20080515

Abstract (en)

The housing has a connection strip (3) including connecting sides (4, 5) for contacting with a plug connector (2) and an external conductor, respectively. Individual connections (4a, 4b, 4d) of the connecting side (4) are matrix-shapedly arranged in rows parallel to a stacking direction and arranged in columns perpendicular to the stacking direction, where the connections are arranged in two rows with multiple columns. Individual connections (5a-5d) of the connecting side (5) are parallelly arranged in a row extending in the stacking direction.

Abstract (de)

Anreihbares Elektronikgehäuse zur Aufnahme wenigstens einer vorzugsweise senkrecht zu einer Anreihrichtung ausgerichteten Leiterplatte (1) mit einer Elektronik, die zu einer Seite hin mit einer ein- oder mehrreihigen Stiftleiste (2) oder Buchsenleiste versehen ist, die wiederum von einer Anschlussleiste (3) kontaktiert ist, die eine erste Anschlussseite (4) mit Einzelanschlüssen (4a, 4b, 4c, ...) und eine zweite Anschlussseite (5) mit Einzelanschlüssen (5a, 5b, 5c, ...) aufweist, wobei die erste Anschlussseite (4) die Stift- oder Buchsenleiste (2) kontaktiert und die zweite Anschlussseite zur Kontaktierung mit externen Leitern oder einer Steckerleiste ausgelegt ist, wobei die Einzelanschlüsse (4a, 4b, 4c, ...) der ersten Anschlussseite (4) matrixartig in wenigstens einer oder mehr Reihen parallel zur Anreihrichtung X und mehr als einer Spalte senkrecht zur Anreihrichtung X der Elektronikgehäuse angeordnet sind, insbesondere in zwei Reihen mit mehreren Spalten, wohingegen die Einzelanschlüsse (5a, 5b, 5c, ...) der zweiten Anschlussseite in einer sich vorzugsweise in Anreihrichtung (X) erstreckenden Reihe nebeneinander angeordnet sind.

IPC 8 full level

H01R 12/71 (2011.01)

CPC (source: EP)

H01R 12/724 (2013.01); **H01R 13/6658** (2013.01)

Citation (search report)

- [X] US 2006246780 A1 20061102 - BERT LINDA E [US], et al
- [X] US 2007161296 A1 20070712 - CARROLL JAMES A [US], et al
- [X] US 7306487 B1 20071211 - CHANG RAY [TW]
- [X] WO 2005083849 A1 20050909 - ADC INC [US], et al

Cited by

DE102012105508A1; WO2014001250A1; CN107834236A; CN104412457A; DE102012105508B4; DE202012102325U1; WO2014001329A1; US9474178B2; US9373904B2

Designated contracting state (EPC)

AT BE BG CH CY CZ DE DK EE ES FI FR GB GR HR HU IE IS IT LI LT LU LV MC MK MT NL NO PL PT RO SE SI SK TR

DOCDB simple family (publication)

DE 202008006647 U1 20090924; EP 2120296 A1 20091118

DOCDB simple family (application)

DE 202008006647 U 20080515; EP 09159370 A 20090505