

Title (en)  
Method for manufacturing a decorated part with raised pattern

Title (de)  
Verfahren zur Herstellung eines verzierten Reliefteils

Title (fr)  
Procédé de fabrication d'une pièce en relief décorée

Publication  
**EP 2273324 A1 20110112 (FR)**

Application  
**EP 09164688 A 20090706**

Priority  
EP 09164688 A 20090706

Abstract (en)  
The method involves partially covering raised patterns (23, 25, 27) with a decorative layer. A body (22) of a part (21) is formed. A surface of the body of the part is selectively structured to locally modify a surface state. The decorative layer is directly deposited on the body. Parts of the deposited decorative layer are removed when the parts of the deposited decorative layer are not adhered to the body of the part. The decorative layer is made of a metallic material. The body of the part is made of plastic.

Abstract (fr)  
L'invention se rapporte à un procédé de fabrication (1) d'une pièce (21) en relief, lesquels reliefs (23, 25, 27) sont au moins partiellement revêtue d'une couche de décoration (31) comportant l'étape suivante : a) former (3) le corps (22) de la pièce (21). Selon l'invention, le procédé comporte en outre les étapes suivantes : b) structurer (5) sélectivement la surface du corps (22) de la pièce (21) afin d'y modifier localement l'état de surface ; c) déposer (7) sur tout le corps (22) ladite couche de décoration ; d) débarrasser (9) les parties de la couche (31) déposée qui n'ont pas adhérees au corps (22) de la pièce. L'invention concerne le domaine de procédé de décoration pour pièce d'horlogerie.

IPC 8 full level  
**G04B 19/10** (2006.01); **B44C 3/00** (2006.01); **G04D 3/00** (2006.01)

CPC (source: EP US)  
**B05D 1/32** (2013.01 - US); **G04B 19/10** (2013.01 - EP); **G04D 3/0048** (2013.01 - EP); **B44C 1/22** (2013.01 - US); **B44C 1/24** (2013.01 - US); **G04B 19/10** (2013.01 - US); **G04D 3/0048** (2013.01 - US)

Citation (search report)  
• [XA] US 2642390 A 19530616 - JOSEPH GAROFANO  
• [XA] JP S604879 A 19850111 - SEIKO INSTR & ELECTRONICS  
• [XA] CH 344374 A 19600131 - HUGUENIN & CIE [CH]  
• [A] US 3054175 A 19620918 - VICTOR SPRETER

Cited by  
US10372083B2; US11914328B2; WO2014006229A1

Designated contracting state (EPC)  
AT BE BG CH CY CZ DE DK EE ES FI FR GB GR HR HU IE IS IT LI LT LU LV MC MK MT NL NO PL PT RO SE SI SK SM TR

DOCDB simple family (publication)  
**EP 2273324 A1 20110112**; CN 102483607 A 20120530; CN 102483607 B 20150121; EP 2452231 A1 20120516; EP 2452231 B1 20130417; HK 1171524 A1 20130328; JP 2012532328 A 20121213; JP 5584293 B2 20140903; US 2012100305 A1 20120426; US 9050626 B2 20150609; WO 2011003756 A1 20110113

DOCDB simple family (application)  
**EP 09164688 A 20090706**; CN 201080030427 A 20100625; EP 10726115 A 20100625; EP 2010059085 W 20100625; HK 12112297 A 20121129; JP 2012518879 A 20100625; US 201013378833 A 20100625