

Title (en)
SPECULATIVE QUERY IN THE CENTRAL MEMORY OF A MULTIPROCESSOR SYSTEM

Title (de)
SPEKULATIVE SPEICHERABFRAGE EINES ZENTRALSPEICHERS EINES MULTIPROZESSORSYSTEMS

Title (fr)
INTERROGATION SPÉCULATIVE EN MÉMOIRE CENTRALE D'UN SYSTÈME MULTIPROCESSEUR

Publication
EP 2950217 A1 20151202 (FR)

Application
EP 15169315 A 20150527

Priority
FR 1454792 A 20140527

Abstract (en)
[origin: US2015347322A1] A method of accessing data in a multiprocessor system, wherein the system includes a plurality of processors, with each processor being associated with a respective cache memory, a cache memory management module, a main memory and a main memory management module, the method including: receiving by the cache memory management module an initial request for access to data by a processor; first transmitting by the cache memory management module a first request with respect to the data to at least one cache memory; second transmitting in parallel to the first transmitting by the cache memory management module, a second request with respect to the data to the main memory management module; checking by the main memory management module, whether to initiate querying of the main memory or not, and querying or not by the main memory management module, of the main memory in accordance with the said checking.

Abstract (fr)
Procédé d'accès à une donnée dans un système multiprocesseur, comportant les étapes suivantes: - de réception par un module de gestion de mémoire cache, d'une requête initiale relative à l'accès par un processeur à une donnée, - de premier envoi d'au moins une première requête à destination d'au moins une mémoire cache concernant ladite donnée, - de deuxième envoi, en parallèle au premier envoi, d'au moins une deuxième requête à destination d'un module de gestion de mémoire centrale concernant ladite donnée, - de vérification, par ledit module de gestion de mémoire centrale, pour déclencher ou non l'interrogation d'une mémoire centrale, et - d'interrogation ou non, par ledit module de gestion de mémoire centrale, de ladite mémoire centrale en fonction de ladite vérification.

IPC 8 full level
G06F 12/08 (2006.01)

CPC (source: BR EP US)
G06F 12/0806 (2013.01 - BR US); **G06F 12/0815** (2013.01 - EP US); **G06F 12/0817** (2013.01 - EP US); **G06F 12/0828** (2013.01 - EP); **G06F 12/0831** (2013.01 - EP US); **G06F 12/1433** (2013.01 - US); **G06F 2212/1016** (2013.01 - EP); **G06F 2212/1041** (2013.01 - EP); **G06F 2212/1052** (2013.01 - US); **G06F 2212/507** (2013.01 - EP); **G06F 2212/62** (2013.01 - US)

Citation (search report)
• [X] WO 0036514 A1 20000622 - IBM [US], et al
• [X] US 2002199062 A1 20021226 - BORMANN DAVID S [US]
• [X] EP 1624377 A2 20060208 - FUJITSU LTD [JP]
• [X] US 2002087811 A1 20020704 - KHARE MANOJ [US], et al
• [X] EP 1628209 A1 20060222 - FUJITSU LTD [JP]
• [A] US 5793986 A 19980811 - ALLEN MICHAEL SCOTT [US], et al

Cited by
CN116708571A

Designated contracting state (EPC)
AL AT BE BG CH CY CZ DE DK EE ES FI FR GB GR HR HU IE IS IT LI LT LU LV MC MK MT NL NO PL PT RO RS SE SI SK SM TR

Designated extension state (EPC)
BA ME

DOCDB simple family (publication)
EP 2950217 A1 20151202; EP 2950217 B1 20220504; BR 102015011684 A2 20151229; FR 3021773 A1 20151204; FR 3021773 B1 20171006; JP 2016015121 A 20160128; JP 6570873 B2 20190904; US 2015347322 A1 20151203; US 9720850 B2 20170801

DOCDB simple family (application)
EP 15169315 A 20150527; BR 102015011684 A 20150521; FR 1454792 A 20140527; JP 2015099798 A 20150515; US 201514721282 A 20150526