

Title (en)
METHOD FOR DISPLAYING IMAGES ON A MATRIX SCREEN

Title (de)
BILDANZEIGEVERFAHREN AUF MATRIX-BILDSCHIRM

Title (fr)
PROCÉDÉ D'AFFICHAGE D'IMAGES SUR UN ÉCRAN MATRICIEL

Publication
EP 3079142 A1 20161012 (FR)

Application
EP 16164462 A 20160408

Priority
FR 1553140 A 20150410

Abstract (en)
[origin: US2016300525A1] A method for displaying images on an active matrix screen, i representing a pointer of a current row and each pixel comprising a memory and a display component comprises controlling the brightness of the pixels by a binary word comprising a number of bits written successively into the memory and by controlling the display component as a function of a state of the bit written into the memory, the bits of each binary word being ranked by their weight from $j=1$ to $j=P$. The writes are sequenced: from a current row i, writing on the rows $i+2j$, from $j=1$ to $j=P$, the bit of weight j of each binary word associated with different pixels of rows $i+2j$; repeating, $2P-1$ times, the writes mentioned above by shifting the pointer i of the current row by one unit on each repetition; i being determined modulo $2P-1$ to lie between 1 and $2P-1$.

Abstract (fr)
L'invention concerne un procédé d'affichage d'images sur un écran à matrice (10) active, i représentant un pointeur d'une ligne courante. Chaque pixel comprend une mémoire et un composant d'affichage. Le procédé consiste à contrôler la luminosité de chacun des pixels au moyen d'un mot binaire comprenant plusieurs bits (LSB...MSB) écrits successivement dans la mémoire et en commandant le composant d'affichage en fonction d'un état du bit écrit dans la mémoire, les bits de chaque mot binaire étant rangés suivant leur poids de $j=1$ à $j=P$. On enchaîne les écritures suivantes : #c à partir d'une ligne courante i, écrire sur les lignes $i+2j$, de $j=1$ à $j=P$, le bit de poids j de chaque mot binaire associé aux différents pixels des lignes $i+2j$; #c répéter $2P-1$ fois les écritures mentionnées plus haut en décalant le pointeur i de la ligne courante d'une unité à chaque répétition ; i étant déterminé modulo $2P-1$ de façon à être compris entre 1 et $2P-1$.

IPC 8 full level
G09G 3/20 (2006.01); **G09G 3/32** (2006.01)

CPC (source: EP US)
G09G 3/20 (2013.01 - EP US); **G09G 3/2022** (2013.01 - EP US); **G09G 3/2092** (2013.01 - US); **G09G 3/32** (2013.01 - US);
G09G 3/3233 (2013.01 - EP US); **G09G 2300/0842** (2013.01 - EP US); **G09G 2300/0857** (2013.01 - EP US); **G09G 2310/0224** (2013.01 - EP US);
G09G 2320/0252 (2013.01 - EP US)

Citation (search report)
• [A] US 2009058769 A1 20090305 - KAWABE KAZUYOSHI [JP]
• [A] US 2003011314 A1 20030116 - NUMAO TAKAJI [JP]

Cited by
EP4138128A1; FR3126261A1; FR3125358A1; WO2023285449A1

Designated contracting state (EPC)
AL AT BE BG CH CY CZ DE DK EE ES FI FR GB GR HR HU IE IS IT LI LT LU LV MC MK MT NL NO PL PT RO RS SE SI SK SM TR

Designated extension state (EPC)
BA ME

DOCDB simple family (publication)
EP 3079142 A1 20161012; **EP 3079142 B1 20200624**; FR 3034902 A1 20161014; FR 3034902 B1 20170519; US 10223961 B2 20190305;
US 2016300525 A1 20161013

DOCDB simple family (application)
EP 16164462 A 20160408; FR 1553140 A 20150410; US 201615094600 A 20160408