

Title (en)

METHOD AND DEVICE FOR ASSEMBLING A CIRCUIT SUPPORT WITH A SEMICONDUCTOR LIGHT SOURCE IN A PREDETERMINED POSITION RELATIVE TO AN OPTICAL SYSTEM OF A LIGHTING DEVICE

Title (de)

VERFAHREN UND VORRICHTUNG ZUR ANORDNUNG EINES SCHALTUNGSTRÄGERS MIT EINER HALBLEITERLICHTQUELLE IN EINER BESTIMMTEN LAGE RELATIV ZU EINEM OPTISCHEN SYSTEM EINER BELEUCHTUNGSEINRICHTUNG

Title (fr)

PROCEDE ET DISPOSITIF D'AGENCEMENT D'UN PORTE-CIRCUIT COMPRENANT UNE SOURCE LUMINEUSE SEMI-CONDUCTRICE DANS UN EMPLACEMENT DEFINI PAR RAPPORT A UN SYSTEME OPTIQUE D'UN DISPOSITIF D'ECLAIRAGE

Publication

**EP 3088798 A2 20161102 (DE)**

Application

**EP 16167219 A 20160427**

Priority

DE 102015207709 A 20150427

Abstract (de)

Die Erfindung betrifft ein Verfahren und eine Vorrichtung (50) zur Anordnung eines Schaltungsträgers (30) in einer bestimmten Lage relativ zu einem optischen System (20) einer Beleuchtungseinrichtung, wobei der Schaltungsträger (30) mindestens eine darauf befestigte Halbleiterlichtquelle (32) aufweist. Es wird vorgeschlagen, dass ein lichtemittierender Bereich (34) der Halbleiterlichtquelle (32) optisch erfasst und zur Ermittlung einer Ist-Lage in Bezug auf einen Referenzbereich (26, 28) des optischen Systems (20) ausgewertet wird. Die ermittelte Ist-Lage wird zur Ermittlung einer Lagedifferenz mit einer vorgegebenen Soll-Lage des lichtemittierenden Bereichs (34) verglichen, und es wird eine Relativbewegung des Schaltungsträgers (30) relativ zu dem optischen System (20) zur Verringerung der Lagedifferenz ausgeführt.

IPC 8 full level

**F21S 8/10** (2006.01); **F21V 19/00** (2006.01)

CPC (source: EP US)

**F21S 41/148** (2017.12 - EP US); **F21S 41/19** (2017.12 - EP US); **F21S 43/14** (2017.12 - EP US); **F21S 43/19** (2017.12 - EP US)

Citation (applicant)

WO 2014153576 A1 20141002 - MIKROELEKTRONIK GES MIT BESCHRÄNKTER HAFTUNG AB [AT]

Cited by

EP3388737A1; EP4375007A1; US10495278B2; WO2018210696A1

Designated contracting state (EPC)

AL AT BE BG CH CY CZ DE DK EE ES FI FR GB GR HR HU IE IS IT LI LT LU LV MC MK MT NL NO PL PT RO RS SE SI SK SM TR

Designated extension state (EPC)

BA ME

DOCDB simple family (publication)

**EP 3088798 A2 20161102**; **EP 3088798 A3 20161228**; **EP 3088798 B1 20180725**; DE 102015207709 A1 20161027

DOCDB simple family (application)

**EP 16167219 A 20160427**; DE 102015207709 A 20150427