

Title (en)

METHOD AND DEVICE FOR ASSEMBLING A CIRCUIT SUPPORT WITH A SEMICONDUCTOR LIGHT SOURCE IN A PREDETERMINED POSITION RELATIVE TO AN OPTICAL SYSTEM OF A LIGHTING DEVICE

Title (de)

VERFAHREN UND VORRICHTUNG ZUR ANORDNUNG EINES SCHALTUNGSTRÄGERS MIT EINER HALBLEITERLICHTQUELLE IN EINER BESTIMMTEN LAGE RELATIV ZU EINEM OPTISCHEN SYSTEM EINER BELEUCHTUNGSEINRICHTUNG

Title (fr)

PROCEDE ET DISPOSITIF D'AGENCEMENT D'UN PORTE-CIRCUIT COMPRENANT UNE SOURCE LUMINEUSE SEMI-CONDUCTRICE DANS UN EMPLACEMENT DEFINI PAR RAPPORT A UN SYSTEME OPTIQUE D'UN DISPOSITIF D'ECLAIRAGE

Publication

EP 3088798 B1 20180725 (DE)

Application

EP 16167219 A 20160427

Priority

DE 102015207709 A 20150427

IPC 8 full level

F21V 19/00 (2006.01); **F21S 41/147** (2018.01); **F21S 41/19** (2018.01); **F21S 43/14** (2018.01); **F21S 43/19** (2018.01)

CPC (source: EP US)

F21S 41/148 (2017.12 - EP US); **F21S 41/19** (2017.12 - EP US); **F21S 43/14** (2017.12 - EP US); **F21S 43/19** (2017.12 - EP US)

Cited by

EP3388737A1; EP4375007A1; US10495278B2; WO2018210696A1

Designated contracting state (EPC)

AL AT BE BG CH CY CZ DE DK EE ES FI FR GB GR HR HU IE IS IT LI LT LU LV MC MK MT NL NO PL PT RO RS SE SI SK SM TR

DOCDB simple family (publication)

EP 3088798 A2 20161102; EP 3088798 A3 20161228; EP 3088798 B1 20180725; DE 102015207709 A1 20161027

DOCDB simple family (application)

EP 16167219 A 20160427; DE 102015207709 A 20150427