



Europäisches Patentamt
European Patent Office
Office européen des brevets

⑪ Veröffentlichungsnummer:

0017245
A3

⑫

EUROPÄISCHE PATENTANMELDUNG

⑯ Anmeldenummer: 80101822.7

⑮ Int. Cl.³: G 10 H 1/36, G 11 C 19/28

⑰ Anmeldetag: 03.04.80

⑩ Priorität: 10.04.79 DE 2914518

⑯ Anmelder: SIEMENS AKTIENGESELLSCHAFT Berlin und München, Postfach 22 02 61, D-8000 München 22 (DE)

⑪ Veröffentlichungstag der Anmeldung: 15.10.80
Patentblatt 80/21

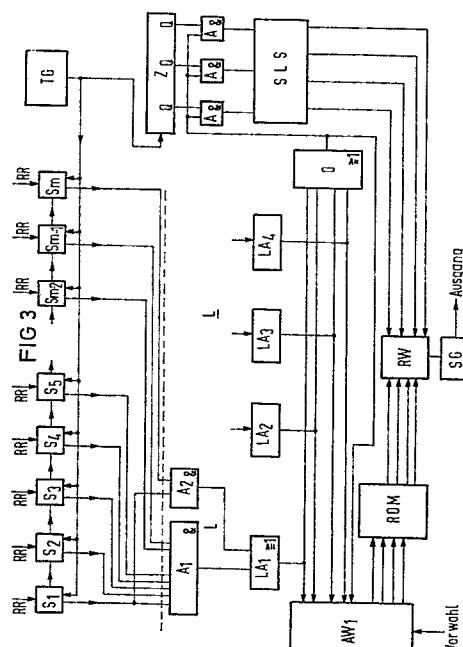
⑭ Benannte Vertragsstaaten: FR GB

⑯ Erfinder: Rösler, Helmut, Ottobrunner Strasse 101, D-8000 München 83 (DE)
Erfinder: Gafert, Reinhard, Ing. grad., Walserstrasse 5, D-8122 Penzberg (DE)

⑮ Monolithisch integrierbare Halbleiterschaltung mit einem taktgesteuerten Schieberegister.

⑯ Es soll eine monolithisch integrierbare digitale Halbleiterschaltung angegeben werden, die zur Prüfung von insbesondere durch manuelle Steuerung erzeugten Digitalsignalen geeignet ist. Eine solche Prüfung ist z. B. erforderlich, wenn in einer elektronischen Orgel die zu einer gespielten Melodie passende Begleitung automatisch erzeugt werden soll.

Der Eingang der Schaltung ist durch ein – über ein Ringschieberegister RR mit den zu testenden Signalen im Parallelbetrieb versorgtes und auf eine die Testung vornehmende Logik L geschaltetes Schieberegister SR gegeben. Die für den Betrieb des Schieberegisters RS erforderlichen Schiebakte dienen als Zählimpulse für einen Dualzähler Z. Nach Maßgabe der im Schieberegister SR jeweils vorhandenen Signale wird unter Mitwirkung der Logik L jeweils ein Zählerstand fixiert und zur weiteren Steuerung der Anlage, z. B. über ein Rechenwerk RW, verwendet.



EP 0017245 A3



EINSCHLÄGIGE DOKUMENTE			KLASSIFIKATION DER ANMELDUNG (Int. Cl.3)
Kategorie	Kennzeichnung des Dokuments mit Angabe, soweit erforderlich, der maßgeblichen Teile	betrifft Anspruch	
	<u>US - A - 4 142 433 (U.GROSS)</u> * Spalte 3, Zeilen 57-68; Spalte 4, Zeilen 1-47; Spalte 7, Zeilen 44-47; Figuren 1,3,5 * -- <u>US - A - 3 889 568 (T.AMAYA)</u> * Spalte 3, Zeilen 1-23; Spalte 5, Zeilen 47-68; Spalte 6, Zeilen 1-9; Figuren 1,5 * -- <u>US - A - 3 530 284 (D.L.WOOD)</u> * Spalte 2, Zeilen 61-66; Spalte 3, Zeilen 15-58; Spalte 4, Zeilen 7-75; Spalte 5, Zeilen 1,2; Figuren 1,2,4 * -- IBM TECHNICAL DISCLOSURE BULLETIN, Band 19. No.7, Dezember 1976 NEW YORK -(US) E.C.DUNN et al.: "Ring counter checking circuits", Seiten 2460-2461 * Seite 2461, Zeilen 11-13 *	1,2 1,2,4, 19 4,6, 10-13	G 10 H 1/36 G 11 C 19/28
			RECHERCHIERTE SACHGEBiete (Int. Cl.3)
			G 10 H 1/36 G 10 H 1/38 G 10 H 7/00 H 03 K 21/34 G 11 C 19/28
			KATEGORIE DER GENANNTEN DOKUMENTE
			X: von besonderer Bedeutung A: technologischer Hintergrund O: nichtschriftliche Offenbarung P: Zwischenliteratur T: der Erfindung zugrunde liegende Theorien oder Grundsätze E: kollidierende Anmeldung D: in der Anmeldung angeführtes Dokument L: aus andern Gründen angeführtes Dokument &: Mitglied der gleichen Patentfamilie, übereinstimmendes Dokument
<input checked="" type="checkbox"/>	Der vorliegende Recherchenbericht wurde für alle Patentansprüche erstellt.		
Recherchenort	Abschlußdatum der Recherche	Prüfer	
Den Haag	14-09-1981	PULLUARD	