

12

EUROPÄISCHE PATENTANMELDUNG

21 Anmeldenummer: 81105664.7

51 Int. Cl.³: **G 06 G 7/161**

22 Anmeldetag: 20.07.81

30 Priorität: 03.10.80 DE 3037416

43 Veröffentlichungstag der Anmeldung:
14.04.82 Patentblatt 82/15

88 Veröffentlichungstag des später
veröffentlichten Recherchenberichts: 16.05.84

84 Benannte Vertragsstaaten:
FR GB IT SE

71 Anmelder: **VDO Adolf Schindling AG**
Gräfstrasse 103
D-6000 Frankfurt/Main(DE)

72 Erfinder: **Schmitt, Günter**
Robert-Koch-Strasse 80
D-6233 Kelkheim(DE)

74 Vertreter: **Könekamp, Herbert, Dipl.-Ing.**
Sodener Strasse 9
D-6231 Schwalbach(DE)

54 Elektronischer Dividierer.

57 Bei einem elektronischen Dividierer zur Bildung eines Quotienten aus einem Spannungswert als Nenner und einer Pulsfrequenz eines Eingangspulses als Zähler, ist eine bistabile Kippstufe (7) vorgesehen, deren Setz-Eingang (16) mit dem Eingangsimpuls beaufschlagt wird und deren Rücksetz-Eingang (6) über einen Hystereseschalter (5) mit einem Kondensator (3) in Verbindung steht, wobei der Kondensator durch einen Spannungs/Stromwandler (2) mit einem dem

Spannungswert proportionalen Strom beaufschlagbar ist und durch einen elektronischen Schalter (4) entladbar ist, dessen Steuereingang mit einem Ausgang (8) der bistabilen Kippstufe rückgekoppelt ist, so daß das Tastverhältnis eines von einem Ausgang der bistabilen Kippstufe ableitbaren Ausgangspuls dem Quotienten proportional ist. Hierdurch wird ein wenig Aufwand erfordernder Dividierer erhalten (Fig. 1).

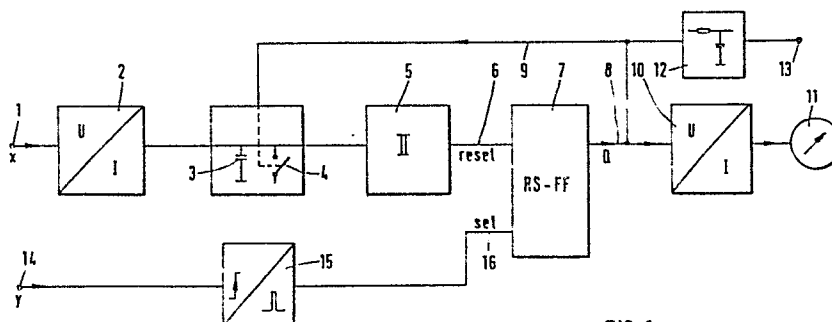


FIG. 1



Europäisches
Patentamt

EUROPÄISCHER RECHERCHENBERICHT

0049334

Nummer der Anmeldung

EP 81 10 5664

EINSCHLÄGIGE DOKUMENTE			
Kategorie	Kennzeichnung des Dokuments mit Angabe, soweit erforderlich, der maßgeblichen Teile	Betrifft Anspruch	KLASSIFIKATION DER ANMELDUNG (Int. Cl. 3)
X	CONTROL ENGINEERING, Band 15, Nr. 5, Mai 1968, Seite 64, New York, US "Simple circuit multiplies analog and digital signals" * Seite 64, Figur, rechte Spalte, Zeilen 5-39 *	1,3	G 06 G 7/16
Y	--- ELECTRONICS, Band 45, Nr. 10, 8 Mai 1972, Seiten 127-128, New York, US H.R. CAMENZIND: "Low-cost IC timer handles a lot of jobs" * Seite 127, rechte Spalte, Figur "Functional diagram" - Seite 128, rechte Spalte, Zeile 7 *	1	
Y	--- PHILIPS APPLICATION NOTE, Nr. 130, 1971, Seiten 1-5, Eindhoven, NL W.B. ROSINK: "Rectangular-pulse generator using 61-series circuit blocks" * Figur 1; Seite 1, zweiter Absatz - Seite 3, Zeile 5 *	1	RECHERCHIERTE SACHGEBIETE (Int. Cl. 3) G 06 G 7/16 H 03 K 7/08 H 03 K 7/10
Der vorliegende Recherchenbericht wurde für alle Patentansprüche erstellt.			
Recherchenort DEN HAAG		Abschlußdatum der Recherche 31-01-1984	Prüfer LEDRUT P.
KATEGORIE DER GENANNTEN DOKUMENTEN X : von besonderer Bedeutung allein betrachtet Y : von besonderer Bedeutung in Verbindung mit einer anderen Veröffentlichung derselben Kategorie A : technologischer Hintergrund O : mündliche Offenbarung P : Zwischenliteratur T : der Erfindung zugrunde liegende Theorien oder Grundsätze E : älteres Patentdokument, das jedoch erst am oder nach dem Anmeldedatum veröffentlicht worden ist D : in der Anmeldung angeführtes Dokument L : aus andern Gründen angeführtes Dokument & : Mitglied der gleichen Patentfamilie, übereinstimmendes Dokument			