

(19)



Europäisches Patentamt
European Patent Office
Office européen des brevets



(11) Veröffentlichungsnummer: **0 387 767 A3**

(12)

EUROPÄISCHE PATENTANMELDUNG

(21) Anmeldenummer: **90104669.8**

(51) Int. Cl.⁵: **G04G 15/00**

(22) Anmeldetag: **12.03.90**

(30) Priorität: **17.03.89 DE 3908884**

(43) Veröffentlichungstag der Anmeldung:
19.09.90 Patentblatt 90/38

(84) Benannte Vertragsstaaten:
CH DE FR GB IT LI SE

(88) Veröffentlichungstag des später veröffentlichten
Recherchenberichts: **02.05.91 Patentblatt 91/18**

(71) Anmelder: **Siemens Aktiengesellschaft**
Wittelsbacherplatz 2
W-8000 München 2(DE)

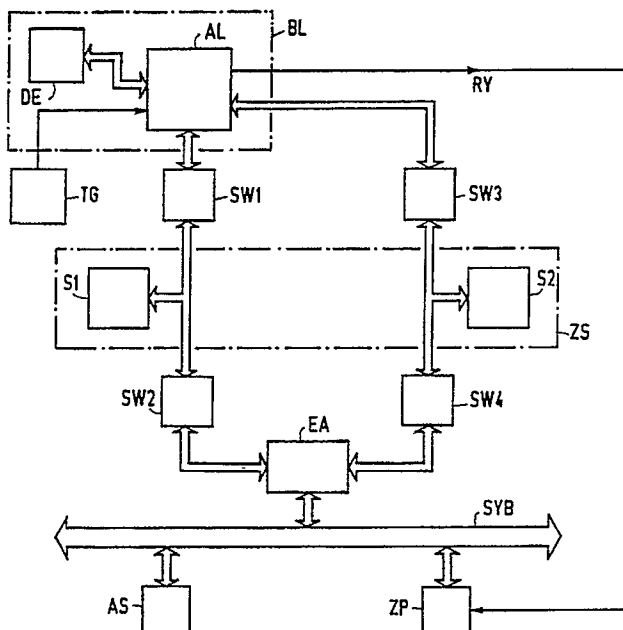
(72) Erfinder: **Sülzle, Helmut, Dipl.-Ing. (FH)**
Oberwaldstrasse 30
W-7500 Karlsruhe(DE)

(54) **Anordnung zur Verarbeitung von Zeitbefehlen.**

(57) Die Erfindung betrifft eine Anordnung zur Verarbeitung von Zeitbefehlen. Für viele Anwendungen in der Datenverarbeitung, z. B. in speicherprogrammierbaren Steuerungen, benötigt man programmierbare Zeiten zur zeitabhängigen Steuerung von Abläufen. Eine möglichst schnelle Verfügbarkeit eines aktuellen Zeitwertes nach einer Zeitabfrage wird dadurch erreicht, daß ein Zeitspeicher (ZS) einen ersten Speicher (S1) und einen zweiten Speicher (S2) aufweist und daß eine Bearbeitungslogik (BL), mit

einem Taktsignal gesteuert, wechselweise aus dem einen Speicher (S1, S2) gespeicherte Zeitwerte ausliest, bearbeitet und in den anderen Speicher (S2, S1) einschreibt und bei einer Zeitabfrage den jeweils gültigen Zeitwert bereitstellt.

Die Erfindung wird angewendet in Datenverarbeitungsanlagen, insbesondere in speicherprogrammierbaren Steuereinheiten.



EP 0 387 767 A3



Europäisches
Patentamt

EUROPÄISCHER RECHERCHENBERICHT

Nummer der Anmeldung

EP 90 10 4669

EINSCHLÄGIGE DOKUMENTE			
Kategorie	Kennzeichnung des Dokuments mit Angabe, soweit erforderlich, der maßgeblichen Teile	Betrifft Anspruch	KLASSIFIKATION DER ANMELDUNG (Int. Cl.5)
Y	PROCEEDINGS OF THE 1985 INTERNATIONAL CONFERENCE ON PARALLEL PROCESSING, 20.-23. August 1985, Seiten 674-680; R. GINOSAR et al.: "Design and implementation of switching systems for parallel processors" * Seite 674, Zusammenfassung; Seite 675, Absatz 3.2: "Switching memory banks" - Seite 676, dritte Absatz, absatz 3.3: "Implementation of switched memory banks"; Figuren 1,3 *	1	G 05 B 19/05 G 04 G 15/00
A	IDEM ---	2	
Y	GB-A-2 014 764 (CASIO) * Seite 1, Zeilen 41-54; Zusammenfassung; Figur 1A *	1	
P,Y	EP-A-0 315 321 (IBM) * Zusammenfassung; Figur 1 *	1	
A	-----	2	
			RECHERCHIERTE SACHGEBIETE (Int. Cl.5)
			G 05 B G 04 G G 06 F
Der vorliegende Recherchenbericht wurde für alle Patentansprüche erstellt			
Recherchemart DEN HAAG		Abschlußdatum der Recherche 11-02-1991	
		Prüfer GOULDING C.A.	
KATEGORIE DER GENANNTEN DOKUMENTE			
X : von besonderer Bedeutung allein betrachtet Y : von besonderer Bedeutung in Verbindung mit einer anderen Veröffentlichung derselben Kategorie A : technologischer Hintergrund O : mündliche Offenbarung P : Zwischenliteratur		T : der Erfindung zugrunde liegende Theorien oder Grundsätze E : älteres Patentdokument, das jedoch erst am oder nach dem Anmeldedatum veröffentlicht worden ist D : in der Anmeldung angeführtes Dokument L : aus andern Gründen angeführtes Dokument & : Mitglied der gleichen Patentfamilie, übereinstimmendes Dokument	