



(11)

EP 1 256 880 B8

(12)

## FASCICULE DE BREVET EUROPEEN CORRIGE

(15) Information de correction:

**Version corrigée no 1 (W1 B1)**  
**Corrections, voir**  
**Bibliographie code(s) INID 73**

(51) Int Cl.:

**G06F 13/16 (2006.01)**

(48) Corrigendum publié le:

**23.03.2011 Bulletin 2011/12**

(45) Date de publication et mention

de la délivrance du brevet:

**09.02.2011 Bulletin 2011/06**(21) Numéro de dépôt: **02076766.1**(22) Date de dépôt: **03.05.2002****(54) Système de traitement de données et procédé de distribution d'accès à des mémoires**

Datenverarbeitungssystem und Verfahren zur Zuteilung von Speicherzugriff

Data processing system and method for distributing memory access

(84) Etats contractants désignés:

**AT BE CH CY DE DK ES FI FR GB GR IE IT LI LU  
MC NL PT SE TR**

(30) Priorité: **10.05.2001 FR 0106198**

(43) Date de publication de la demande:

**13.11.2002 Bulletin 2002/46**(73) Titulaire: **ST-Ericsson SA****1228 Plan-les-Ouates (CH)**

(72) Inventeurs:

- Rosay, Arnaud**  
75008 Paris (FR)
- Ortion, Jean-Michel**  
75008 Paris (FR)

(74) Mandataire: **Zapalowicz, Francis et al****Casalonga & Partners****Bayerstrasse 71/73****80335 München (DE)**

(56) Documents cités:

**US-A- 5 481 677 US-A- 5 920 898**

Il est rappelé que: Dans un délai de neuf mois à compter de la publication de la mention de la délivrance du brevet européen au Bulletin européen des brevets, toute personne peut faire opposition à ce brevet auprès de l'Office européen des brevets, conformément au règlement d'exécution. L'opposition n'est réputée formée qu'après le paiement de la taxe d'opposition. (Art. 99(1) Convention sur le brevet européen).