



(11) **EP 1 472 616 B8**

(12) **KORRIGIERTE EUROPÄISCHE PATENTSCHRIFT**

(15) Korrekturinformation:
Korrigierte Fassung Nr. 1 (W1 B1)
Korrekturen, siehe
Bibliographie INID code(s) 30

(51) Int Cl.:
G06F 15/78 (2006.01) G06F 9/30 (2006.01)

(48) Corrigendum ausgegeben am:
21.03.2012 Patentblatt 2012/12

(86) Internationale Anmeldenummer:
PCT/EP2002/010572

(45) Veröffentlichungstag und Bekanntmachung des
Hinweises auf die Patenterteilung:
09.11.2011 Patentblatt 2011/45

(87) Internationale Veröffentlichungsnummer:
WO 2003/036507 (01.05.2003 Gazette 2003/18)

(21) Anmeldenummer: **02791644.4**

(22) Anmeldetag: **19.09.2002**

(54) **REKONFIGURIERBARE ELEMENTE**
RECONFIGURABLE ELEMENTS
ELEMENTS RECONFIGURABLES

(84) Benannte Vertragsstaaten:
AT BE BG CH CY CZ DE DK EE ES FI FR GB GR
IE IT LI LU MC NL PT SE SK TR

(30) Priorität: **19.09.2001 DE 10146132**
28.09.2001 US 967497
30.09.2001 PCT/EP01/11299
08.10.2001 PCT/EP01/11593
05.11.2001 DE 10154259
14.12.2001 EP 01129923
18.01.2002 EP 02001331
15.02.2002 DE 10206653
18.02.2002 DE 10206857
18.02.2002 DE 10206856
21.02.2002 DE 10207224
21.02.2002 DE 10207226
27.02.2002 DE 10208434
27.02.2002 DE 10208435
05.03.2002 PCT/EP02/02398
05.03.2002 PCT/EP02/02402
05.03.2002 PCT/EP02/02403
21.03.2002 DE 10212622
21.03.2002 DE 10212621
02.05.2002 DE 10219681
02.05.2002 EP 02009868
12.06.2002 DE 10226186
20.06.2002 DE 10227650
07.08.2002 DE 10236271
07.08.2002 DE 10236269

07.08.2002 DE 10236272
21.08.2002 DE 10238174
21.08.2002 DE 10238173
21.08.2002 DE 10238172
27.08.2002 DE 10240022
27.08.2002 DE 10240000
03.09.2002 PCT/DE02/03278
06.09.2002 DE 10241812
09.09.2002 PCT/EP02/10084

(43) Veröffentlichungstag der Anmeldung:
03.11.2004 Patentblatt 2004/45

(73) Patentinhaber:
• **Richter, Thomas**
04703 Bockelwitz (DE)
• **Krass, Maren**
8044 Zürich (CH)

(72) Erfinder: **VORBACH, Martin**
80689 München (DE)

(74) Vertreter: **Pietruk, Claus Peter**
Patentanwalt
Heinrich-Lilienfein-Weg 5
76229 Karlsruhe (DE)

(56) Entgegenhaltungen:
EP-A- 1 115 204 WO-A-00/45282

Anmerkung: Innerhalb von neun Monaten nach Bekanntmachung des Hinweises auf die Erteilung des europäischen Patents im Europäischen Patentblatt kann jedermann nach Maßgabe der Ausführungsordnung beim Europäischen Patentamt gegen dieses Patent Einspruch einlegen. Der Einspruch gilt erst als eingelegt, wenn die Einspruchsgebühr entrichtet worden ist. (Art. 99(1) Europäisches Patentübereinkommen).

EP 1 472 616 B8

WO-A-00/77652 WO-A-00/77652
 WO-A-99/00739 WO-A-99/00739
 DE-A- 19 651 075 DE-A- 19 651 075
 DE-A1- 19 807 872 DE-A1- 19 822 776
 DE-A1- 19 926 538 GB-A- 2 304 438
 US-A- 6 023 564 US-A- 6 035 371
 US-A- 6 092 174 US-A- 6 092 174
 US-A1- 2001 018 733

- BAUMGARTE V ET AL: "PACT XPP - A self-reconfigurable data processing" 1ST INTERNATIONAL CONFERENCE ON ENGINEERING OF RECONFIGURABLE SYSTEMS AND ALGORITHMS, [Online] Juni 2001 (2001-06), Seiten 64-70, XP002257061 las vegas Gefunden im Internet: URL:csdl.computer.org/comp/proceedings/fccm/2002/1801/00/18010291.pdf> [gefunden am 2003-10-08]
- SCHMIDT U ET AL: "DATAWAVE: A SINGLE-CHIP MULTIPROCESSOR FOR VIDEO APPLICATIONS" IEEE MICRO, IEEE SERVICE CENTER, LOS ALAMITOS, CA, US, Bd. 11, Nr. 3, 1. Juni 1991 (1991-06-01), Seiten 22-25,88, XP000237234 ISSN: 0272-1732
- SALEFSKI B ET AL: "Re-configurable computing in wireless" PROCEEDINGS OF THE 38TH. ANNUAL DESIGN AUTOMATION CONFERENCE. (DAC). LAS VEGAS, NV, JUNE 18 - 22, 2001; [PROCEEDINGS OF THE DESIGN AUTOMATION CONFERENCE], NEW YORK, NY : ACM, US, Bd. CONF. 38, 18. Juni 2001 (2001-06-18), Seiten 178-183, XP010552379 ISBN: 978-1-58113-297-7
- YEUNG A K W ET AL: "A reconfigurable data-driven multiprocessor architecture for rapid prototyping of high throughput DSP algorithms" SYSTEM SCIENCES, 1993, PROCEEDING OF THE TWENTY-SIXTH HAWAII INTERNATIONAL CONFERENCE ON WAILEA, HI, USA 5-8 JAN. 1993, LOS ALAMITOS, CA, USA,IEEE, US, Bd. i, 5. Januar 1993 (1993-01-05), Seiten 169-178, XP010640447 ISBN: 978-0-8186-3230-3

- ASARI K ET AL: "FeRAM circuit technology for system on a chip" EVOLVABLE HARDWARE, 1999. PROCEEDINGS OF THE FIRST NASA/DOD WORKSHOP O N PASADENA, CA, USA 19-21 JULY 1999, LOS ALAMITOS, CA, USA,IEEE COMPUT. SOC, US, 19. Juli 1999 (1999-07-19), Seiten 193-197, XP010346261 ISBN: 978-0-7695-0256-4
- LEE R B ED - IBRAHIM M K ET AL: "Multimedia extensions for general-purpose processors" SIGNAL PROCESSING SYSTEMS, 1997. SIPS 97 - DESIGN AND IMPLEMENTATION., 1997 IEEE WORKSHOP ON LEICESTER, UK 3-5 NOV. 1997, NEW YORK, NY, USA,IEEE, US, 3. November 1997 (1997-11-03), Seiten 9-23, XP010249762 ISBN: 978-0-7803-3806-7
- PETER PIRSCH ET AL: "VLSI Implementations of Image and Video Multimedia Processing Systems" IEEE TRANSACTIONS ON CIRCUITS AND SYSTEMS FOR VIDEO TECHNOLOGY, IEEE SERVICE CENTER, PISCATAWAY, NJ, US, Bd. 8, Nr. 7, 1. November 1998 (1998-11-01), XP011014520 ISSN: 1051-8215
- BAUMGARTE V ET AL: "PACT XPP - A self-reconfigurable data processing" 1ST INTERNATIONAL CONFERENCE ON ENGINEERING OF RECONFIGURABLE SYSTEMS AND ALGORITHMS, [Online] Juni 2001 (2001-06), Seiten 64-70, XP002257061 las vegas Gefunden im Internet: URL:csdl.computer.org/comp/proceedings/fccm/2002/1801/00/18010291.pdf> [gefunden am 2003-10-08]